



ΤΕΧΝΟΛΟΓΙΚΟ ΕΚΠΑΙΔΕΥΤΙΚΟ ΙΔΡΥΜΑ ΚΡΗΤΗΣ

ΣΧΟΛΗ ΤΕΧΝΟΛΟΓΙΚΩΝ ΕΦΑΡΜΟΓΩΝ  
ΤΜΗΜΑ ΗΛΕΚΤΡΟΛΟΓΙΑΣ

## ΠΤΥΧΙΑΚΗ ΕΡΓΑΣΙΑ

# Μελέτη & Κατασκευή ψηφιακού θερμομέτρου με μικροελεγκτή

ΕΙΣΗΓΗΤΗΣ :

ΜΗΝΑΔΑΚΗΣ ΙΩΑΝΝΗΣ

ΣΠΟΥΔΑΣΤΗΣ :

ΚΟΡΝΕΛΑΚΗΣ ΧΑΡΑΛΑΜΠΟΣ

ΗΡΑΚΛΕΙΟ 2008

## ΠΕΡΙΕΧΟΜΕΝΑ

<b>ΑΝΤΙΚΕΙΜΕΝΟ ΤΗΣ ΠΤΥΧΙΑΚΗΣ ΕΡΓΑΣΙΑΣ .....</b>	<b>- 4 -</b>
<b>ΚΕΦΑΛΑΙΟ 1 .....</b>	<b>- 5 -</b>
1.1. Τι είναι θερμοκρασία .....	- 5 -
1.2. Τι είναι το θερμόμετρο .....	- 6 -
1.3. Η εξέλιξη των θερμομέτρων και των θερμοκρασιακών κλιμάκων .....	- 7 -
<b>ΚΕΦΑΛΑΙΟ 2 .....</b>	<b>- 12 -</b>
2.1. Εισαγωγή στους αισθητήρες θερμοκρασίας. ....	- 12 -
2.2. Πρακτικά Αισθητήρια Θερμοκρασίας. ....	- 12 -
2.2.1. LM34CZ / LM35CZ .....	- 13 -
2.2.2. PT100 .....	- 13 -
<b>ΚΕΦΑΛΑΙΟ 3 .....</b>	<b>- 14 -</b>
3.1. Η ακρίβεια .....	- 14 -
3.2. Resolution (Διακριτικότητα ή ανάλυση) .....	- 14 -
3.3. Υστέρηση .....	- 17 -
3.4. Ορολογία Για Αισθητήρες .....	- 18 -
<b>Κεφάλαιο 4 .....</b>	<b>- 22 -</b>
4.1. Γενική Περιγραφή της συσκευής .....	- 22 -
4.2. Ο ATMEGA mega 128 .....	- 23 -
4.3. USART (Σειριακός Προγραμματισμός) .....	- 24 -
4.4. USART Register Description .....	- 25 -
4.4.1. USARTn I/O Data Register-UDRn .....	- 25 -
4.4.2. USART Control And Status Register A-UCSRnA .....	- 26 -
4.4.3. USARTn Control and Status Register B – UCSRnB .....	- 28 -
4.4.4. USARTn Control and Status Register C – UCSRnC.....	- 29 -

4.4.5. USART Baud Rate Registers - UBRRnL and UBRRnH .....	- 32 -
4.5. ADC (Analog to Digital Converter) .....	- 33 -
4.6. ADC Register Description .....	- 33 -
4.6.1. ADC Multiplexer Selection Register – ADMUX .....	- 33 -
4.6.2. ADC Control and Status Register A – ADCSRA .....	- 34 -
4.6.3 The ADC Data Register – ADCL and ADCH .....	- 36 -
4.7. Οθόνη Υγρών Κρυστάλλων .....	- 37 -
4.8. Αισθητήρια Θερμοκρασίας AD22100A .....	- 39 -
4.8.1. MICROPROCESSOR A/D INTERFACE ISSUES .....	- 41 -
4.8.2. RATIOMETRICITY CONSIDERATIONS .....	- 41 -
4.9 USB Flash Device (VDRIVE) .....	- 43 -
<b>Κεφάλαιο 5 .....</b>	<b>- 46 -</b>
5.1. Χρήση Συσκευής και Εντολές Λειτουργίας .....	- 46 -
5.1.1. Έναρξη Λειτουργίας .....	- 46 -
5.1.2. Επιλογή 1 <sup>η</sup> – Values .....	- 47 -
5.1.3. Επιλογή 2 <sup>η</sup> – Range.....	- 47 -
5.1.4. Επιλογή 3 <sup>η</sup> – Info.....	- 47 -
5.1.5. Επιλογή 4 <sup>η</sup> – Time .....	- 48 -
5.1.6. Επιλογή 5 <sup>η</sup> – Date.....	- 48 -
5.1.7. Επιλογή 6 <sup>η</sup> – Reset.....	- 49 -
5.1.8. Επιλογή 7 <sup>η</sup> – Start.....	- 49 -
5.2. Βασική Λειτουργία της Συσκευής .....	- 50 -
<b>Κεφάλαιο 6 .....</b>	<b>- 53 -</b>
6.1.Schematics και Block Diagram .....	- 53 -
<i>ΠΑΡΑΡΤΗΜΑ</i> .....	<b>- 59 -</b>



## ΚΕΦΑΛΑΙΟ 1

### 1.1. Τί είναι θερμοκρασία

Η θερμοκρασία είναι η μέτρηση της μέσης κινητικής ενέργειας των σωματιδίων. Η θερμοκρασία είναι μια σκάλαιική ποσότητα, δηλαδή, αν δύο συστήματα είναι σε θερμοκή ισορροπία με ένα τρίτο, τότε πρέπει και αυτά να είναι σε θερμοκή ισορροπία μεταξύ τους. Η θερμοκρασία είναι μια κλίμακα που μετράει τη θερμότητα. Η θερμοκρασία είναι μια σκάλαιική ποσότητα, δηλαδή, αν δύο συστήματα είναι σε θερμοκή ισορροπία με ένα τρίτο, τότε πρέπει και αυτά να είναι σε θερμοκή ισορροπία μεταξύ τους. Η θερμοκρασία είναι μια κλίμακα που μετράει τη θερμότητα.

Η θερμοκρασία είναι μια σκάλαιική ποσότητα, δηλαδή, αν δύο συστήματα είναι σε θερμοκή ισορροπία με ένα τρίτο, τότε πρέπει και αυτά να είναι σε θερμοκή ισορροπία μεταξύ τους. Η θερμοκρασία είναι μια κλίμακα που μετράει τη θερμότητα. Η θερμοκρασία είναι μια σκάλαιική ποσότητα, δηλαδή, αν δύο συστήματα είναι σε θερμοκή ισορροπία με ένα τρίτο, τότε πρέπει και αυτά να είναι σε θερμοκή ισορροπία μεταξύ τους.

Η θερμοκρασία είναι μια σκάλαιική ποσότητα, δηλαδή, αν δύο συστήματα είναι σε θερμοκή ισορροπία με ένα τρίτο, τότε πρέπει και αυτά να είναι σε θερμοκή ισορροπία μεταξύ τους. Η θερμοκρασία είναι μια κλίμακα που μετράει τη θερμότητα. Η θερμοκρασία είναι μια σκάλαιική ποσότητα, δηλαδή, αν δύο συστήματα είναι σε θερμοκή ισορροπία με ένα τρίτο, τότε πρέπει και αυτά να είναι σε θερμοκή ισορροπία μεταξύ τους.

Η θερμοκρασία είναι μια σκάλαιική ποσότητα, δηλαδή, αν δύο συστήματα είναι σε θερμοκή ισορροπία με ένα τρίτο, τότε πρέπει και αυτά να είναι σε θερμοκή ισορροπία μεταξύ τους. Η θερμοκρασία είναι μια κλίμακα που μετράει τη θερμότητα. Η θερμοκρασία είναι μια σκάλαιική ποσότητα, δηλαδή, αν δύο συστήματα είναι σε θερμοκή ισορροπία με ένα τρίτο, τότε πρέπει και αυτά να είναι σε θερμοκή ισορροπία μεταξύ τους.

1.2. Τί είναι το θερμόμετρο

Η σχέση μεταξύ της θερμοκρασίας  $x$  και της απόστασης  $T(x)$  είναι γραμμική και δίνεται από τον τύπο:

$$T(x) = ax + b$$

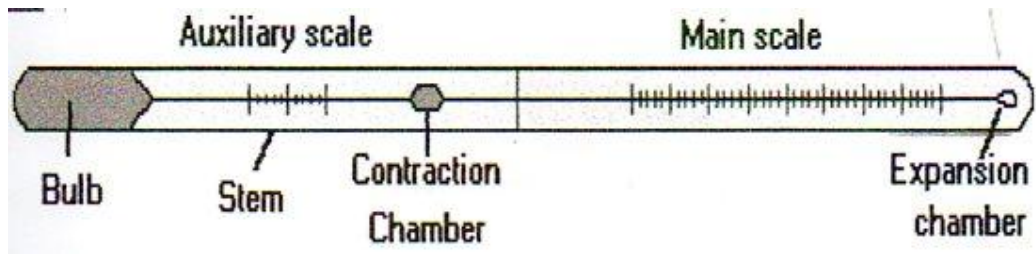
όπου  $a$  και  $b$  είναι σταθερές που εξαρτώνται από το υλικό που χρησιμοποιείται.

Για να μετρήσουμε τη θερμοκρασία σε Κελσίου, χρησιμοποιούμε τον τύπο:

$$T(x) = \frac{1}{100} (x - 32) \text{ elvin} \cdot \frac{5}{9} + 32$$

όπου  $x$  είναι η θερμοκρασία σε Κελσίου και  $T(x)$  η απόσταση.

Η μέτρηση της θερμοκρασίας γίνεται με τη βοήθεια ενός θερμόμετρου, το οποίο αποτελείται από ένα υλικό που διαστέλλεται ή συστέλλεται με την αλλαγή της θερμοκρασίας.

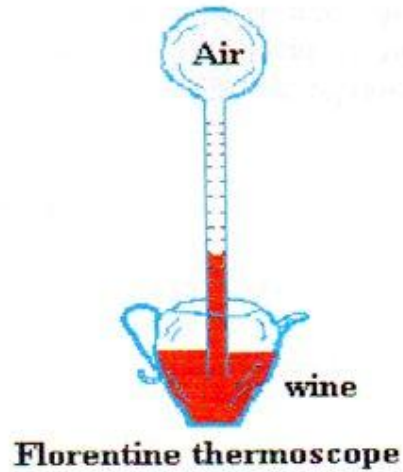


1.1. Η δομή του θερμόμετρου

Η δομή του θερμόμετρου είναι απλή, αλλά η λειτουργία του είναι πολύ σημαντική. Η αλλαγή της θερμοκρασίας προκαλεί την αλλαγή της απόστασης, η οποία μετράται με τη βοήθεια των κλιμακώσεων.

### 1.3. Η εξέλιξη των θερμομέτρων και των θερμοκρασιακών κλιμάκων

μ 170 μ. ., Galen , μ μ μ ,  
 « » μ μ  
 μ μ μ μ  
 μ . μ  
 μ μ  
 θερμοσκόπια.



μ 1.2. μ

μ μ μ μ μ μ μ  
 μ μ μ Galileo 1610 μ. . μ μ μ  
 . μ μ μ  
 , μ , μ μ μ  
 μ μ μ

μ . μ μ  
 μ μ .  
 μ μ μ μ ,  
 μ μ .  
 1641 μ. . μ μ μ  
 μ μ μ .  
 Ferdinand II, . μ μ , μ μ  
 μ , μ 50 « μ » μ μ  
 , « μ μ » μ  
 μ . μ μ μ μ μ .  
 Robert Hook μ , 1664 μ. . μ μ  
 μ . μ μ , μ  
 μ 1/500 μ μ  
 μ μ μ . μ  
 μ Hook μ (μ ) μ  
 μ μ μ μ Hook μ  
 Gresham μ μ  
 1709 μ. . μ μ  
 μ , μ μ . 1702 μ. ., μ  
 Ole Roemer , μ  
 μ μ : μ μ μ ,  
 μ μ μ 1708 -1709 μ. .  
 μ μ μ .  
 1724 μ. . Gabriel Fahrenheit,  
 Daanzing & Amsterdam, μ μ μ  
 . μ μ μ ,  
 « » μ μ μ  
 μ . μ μ μ .  
 Fahrenheit μ μ  
 μ μ :

*« Όταν τοποθετούσε το θερμόμετρο σε μείγμα από θαλασσινό νερό ή αλατούχα  
 αμμωνία, πάγο και νερό βρισκόταν ένα σημείο στην κλίμακα που έδειχνε το  
 μηδέν. Ένα δεύτερο σημείο παρατήρησε όταν χρησιμοποίησε το μείγμα χωρίς το  
 αλάτι. Αυτό το σημείο σημειώνονταν έως το 30 . Ενώ ένα τρίτο σημείο, το 96  
 βρισκόταν αν το θερμόμετρο τοποθετηθεί στο στόμα ενός υγιή άντρα και μετρηθεί  
 η θερμοκρασία.»*



- D.G Fahrenheit (London) 33,78,1724

212. Fahrenheit 32,  
 180. Fahrenheit - °F.  
 1745 μ. ., Carolus Linnaeus Upsula  
 100, μ μ  
 μ .  
 Andres Celsius (1701-1744) μ μ  
 100 μ μ 0 μ  
 μ . μ μ μ .  
 O Sir Hamphrey Davy μ μ  
 μ : ) ( , )  
 μ , )  
 μ .  
 1799 μ .  
 μ μ  
 μ **Caloric.**  
 μ μ μ μ μ μ  
 μ μ .  
 1948 μ. . μ μ Celsius - C. μ  
 Celsius μ .  
 i) μ 0,01 C.  
 ii) μ μ μ μ ,  
 μ μ .  
 μ Celsius μ μ , μ  
 μ , 99,975 C μ 100  
 μ .  
 μ Celsius Fahrenheit μ μ  
 1,8 μ 32



μ , μ , μ .  
 μ μ , μ :

$$PV = ( )$$

μ μ μ μ  
 μ μ μ μ . μ  
 μ μ , μ  
 μ , μ μ .  
 μ μ μ .

1993 International Committee of Weights and Measures

μ , μ , μ  
 , μ , μ  
 273,16. μ μ Kelvin,  
 Lord Kelvin (William Thompson), 1824-1907 μ μ .  
 μ , μ 273.

1871 Sir William Siemens

μ μ μ , μ μ μ  
 μ μ μ .  
 μ μ μ μ μ μ μ  
 , μ μ μ .  
 μ μ , μ μ μ -  
 μ μ μ -260 1235 C.

1826 T.J. Seebeck

μ , μ μ μ , μ  
 .  
 μ μ , μ μ μ μ ,  
 μ μ . μ μ μ μ μ μ ,  
 μ μ μ , μ μ ,

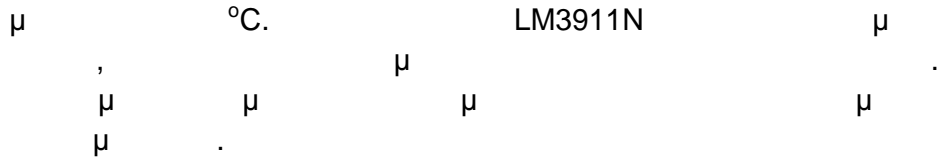
## ΚΕΦΑΛΑΙΟ 2

### 2.1. Εισαγωγή στους αισθητήρες θερμοκρασίας.

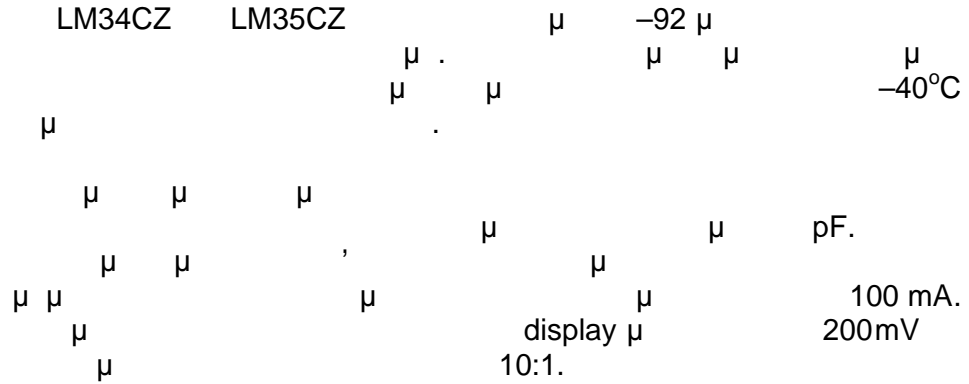
Οι αισθητήρες θερμοκρασίας (PTC), (NTC) και (RTD) είναι ηλεκτρονικές συσκευές που μετατρέπουν την θερμοκρασία σε ηλεκτρικό σήμα. Οι PTC (Positive Temperature Coefficient) έχουν αντίσταση που αυξάνεται με την αύξηση της θερμοκρασίας, ενώ οι NTC (Negative Temperature Coefficient) έχουν αντίσταση που μειώνεται με την αύξηση της θερμοκρασίας. Οι RTD (Resistance Temperature Detector) είναι μεταλλικοί αισθητήρες που έχουν σταθερή και προβλέψιμη αντίσταση ως προς την θερμοκρασία. Οι PTC και NTC είναι οι πιο κοινές μορφές αισθητήρων θερμοκρασίας που χρησιμοποιούνται σε ηλεκτρονικές συσκευές.

### 2.2. Πρακτικά Αισθητήρια Θερμοκρασίας.

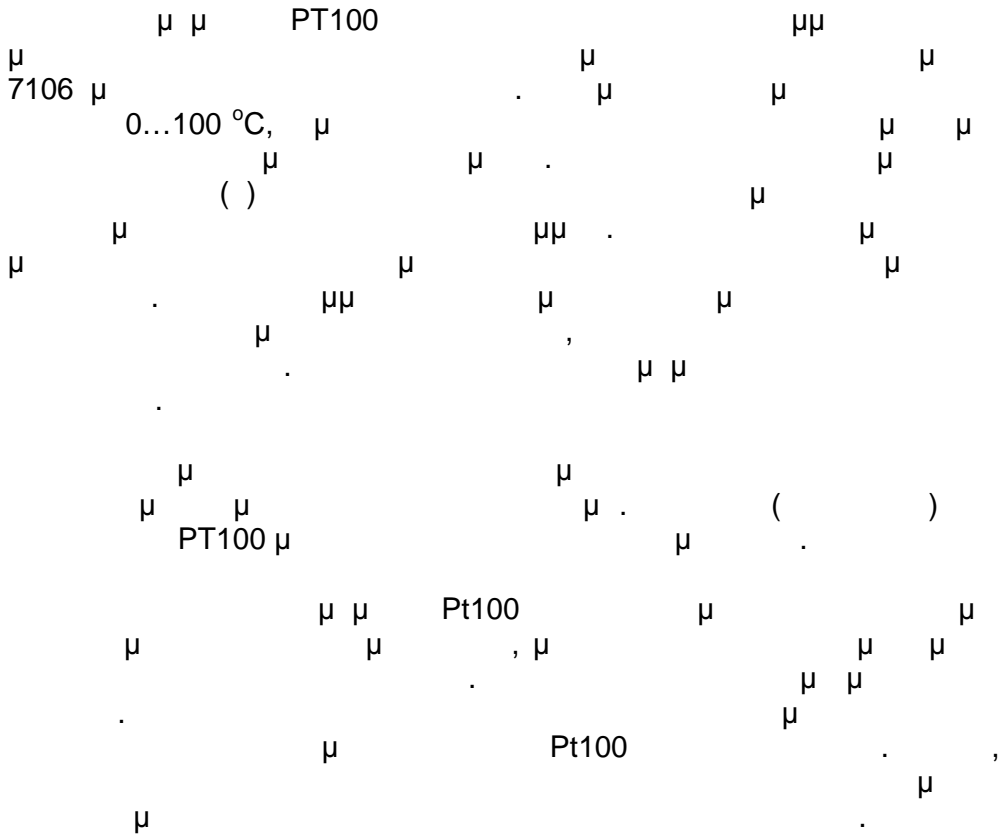
Οι ICs (Integrated Circuits) είναι ολοκληρωμένα κυκλώματα που περιλαμβάνουν τον αισθητήρα θερμοκρασίας και τον μετατροπέα. Τα πιο δημοφιλή ICs για θερμοκρασίες είναι οι LM34CZ και οι LM35CZ. Τα LM34CZ είναι βαθμονομημένα για να λειτουργούν σε φάρενهایت (°F) και τα LM35CZ σε κελσίου (°C). Το LM3352 είναι ένας άλλος τύπος IC που μπορεί να χρησιμοποιηθεί για μετρήσεις θερμοκρασίας.



**2.2.1. LM34CZ / LM35CZ**



**2.2.2. PT100**



## ΚΕΦΑΛΑΙΟ 3

(Χαρακτηριστικά Αισθητήρων)

### 3.1. Η ακρίβεια

Η ακρίβεια ενός αισθητήρα είναι η μέση απόκλιση των μετρήσεων από την πραγματική τιμή. Η ακρίβεια εκφράζεται ως ποσοστό του φασματικού εύρους (FSO) και υπολογίζεται ως εξής:

$$\text{Ακρίβεια} = \frac{\text{Μέση Απόκλιση}}{\text{FSO}} \times 100\%$$

Όπου:

- Μέση Απόκλιση: Η μέση απόκλιση των μετρήσεων από την πραγματική τιμή.
- FSO (Full Scale Output): Το φασματικό εύρος του αισθητήρα.

### 3.2. Resolution (Διακριτικότητα ή ανάλυση)

Η **'Resolution'** είναι η μικρότερη μεταβολή που μπορεί να ανιχνευθεί από τον αισθητήρα. Η ανάλυση εξαρτάται από το είδος του αισθητήρα και τον μετατροπέα A/D.

Για έναν αισθητήρα με εύρος +0.1m/sec, η ανάλυση είναι:

$$\frac{0.1 \text{ m/sec}}{2000} = 5 \times 10^{-5} \text{ m/sec}$$

Για έναν αισθητήρα με εύρος 45°, η ανάλυση είναι:

$$\frac{45^\circ}{2000} = 0.0225^\circ$$

Για έναν αισθητήρα με εύρος 360°, η ανάλυση είναι:

$$\frac{360^\circ}{2000} = 0,18^\circ$$

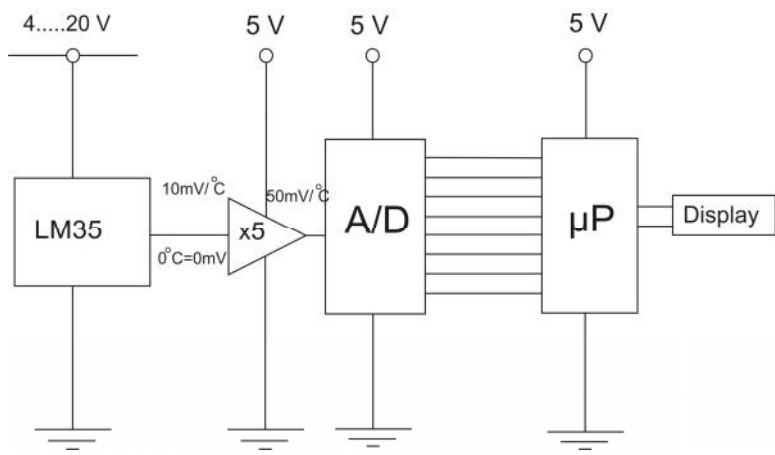
Ο μετατροπέας A/D (Analog-to-Digital Converter) μετατρέπει την αναλογική τιμή σε ψηφιακή. Η ανάλυση του A/D είναι:

$$\frac{360^\circ}{2^{12}} = \frac{360^\circ}{4096} \approx 0,088^\circ$$

Ο συνολικός αριθμός των ψηφιακών τιμών που μπορεί να αναπαραστήσει ο αισθητήρας είναι:

$$\frac{360^\circ}{0,088^\circ} \approx 4096$$

$\mu$  1  
 $\mu$  240mV  
 $\mu$  24 °C.  
 LM35  
 $\mu$  0 - 100 °C  
 $\mu$  10 mV/ °C.  
 $\mu$  , 0,4 °C  
 25  
 $\mu$  A/D  
 $\mu$  8 bit  
 $\mu$  5 V  
 $\mu$  1 °C .



$\mu$  3.1

$\mu$  A/D (8 bit)  $\mu$  256 (  $2^8$  ).  
 5 V  $\mu$  bit 5 V / 256 = **19,53 mV**.

O  $\mu$   $\mu$  10 mV / 1 °C  $\mu$   
 A/D  $\mu$  , 19,53mV.  
 $\mu$   $\mu$  A/D 8 bit (~2  
 °C)  $\mu$   $\mu$  .  
 $\mu$   $\mu$  100 °C  $\mu$   
 1V  $\mu$  A/D (5V).

$$\frac{10mV}{^{\circ}C} \times 100^{\circ}C = 1V$$

$\mu$        $\mu$       5 V       $\mu$        $\mu$       5      100  $^{\circ}C$   
 $\mu$        $\mu$        $\mu$       5      A/D :

$$V_{O_{Amplif}} = 1^{\circ}C \times 10 mV/^{\circ}C \times 5 = 50mV..$$

$\mu$       8 bit  $\mu$       ~  
 0,4  $^{\circ}C$ .

$$50 mV / 19,5 mV = 2,56 \text{ και } 1 / 2,56 = 0,39^{\circ}C.$$

$\mu$        $\mu$        $\mu$        $\mu$       **10 bit A/D**  
 $\mu$        $\mu$       **1024**  $\mu$  .  
 bit  $\mu$       ,      ,      5 V/1024 = 4,8828 mV.  
 $\mu$        $\mu$       0,5  $^{\circ}C$ .

100  $^{\circ}C$        $\mu$       488,28 mV.

$$100 \times 4,8828 = 488,28 V (\sim 0,5 V)$$

(4,88V)      A/D       $\mu$       10       $\mu$        $\mu$   
                           $\mu$       100  $^{\circ}C$ ..  
                           $\mu$       10      :

$$V_{O_{Amplif}} = 1^{\circ}C \times 10 mV/^{\circ}C \times 10 = \mathbf{100mV/^{\circ}C}.$$

$$V_{O_{Amplif}} = 100^{\circ}C \times 10 mV/^{\circ}C \times 10 = \mathbf{10V}.$$

$\mu$       **A/D**       $\mu$       **10 V**      ,       $\mu$        $\mu$        $\mu$       100  $^{\circ}C$   
 $\mu$        $\mu$        $\mu$        $\mu$        $\mu$        $\mu$        $\mu$        $\mu$   
                          5       $\mu$  :

$$V_{O_{Amplif}} = 1^{\circ}C \times 10 mV/^{\circ}C \times 5 = \mathbf{50mV/^{\circ}C}.$$



$$V_{O_{Amplif}} = 100 \text{ }^{\circ}\text{C} \times 10 \text{ mV/ }^{\circ}\text{C} \times 5 = \mathbf{5V}.$$

μ , 10 bit μ ~ 0,1 °C μ μ .

$$50 \text{ mV/ } 4,88 \text{ mV} = 10,24 \text{ mV}$$

$$\text{και } 1/ 10,24 = 0,0976 \text{ }^{\circ}\text{C}.$$

bit	A/D	256	1024	μ
		0,4	0.1 °C.	

### 3.3. Υστέρηση

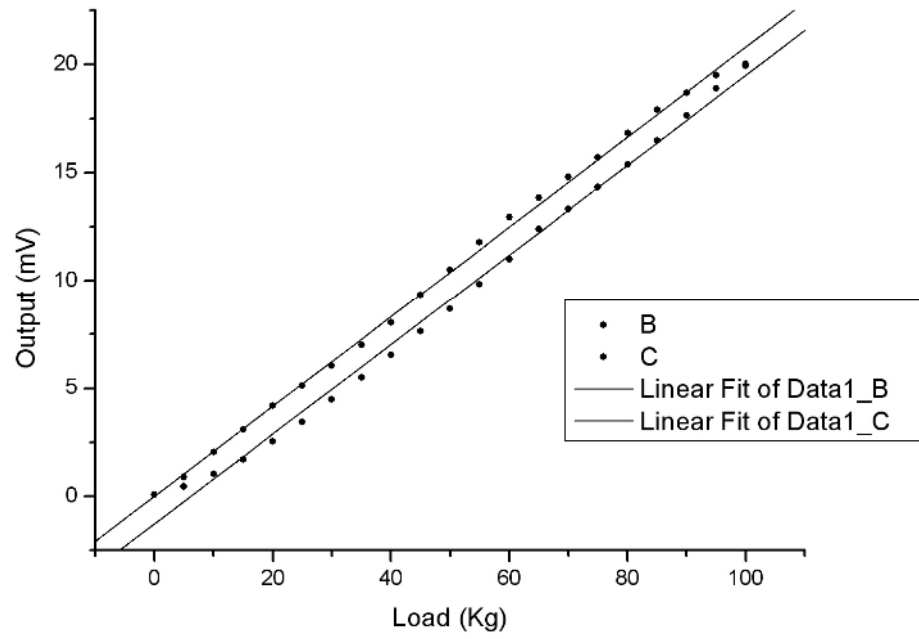
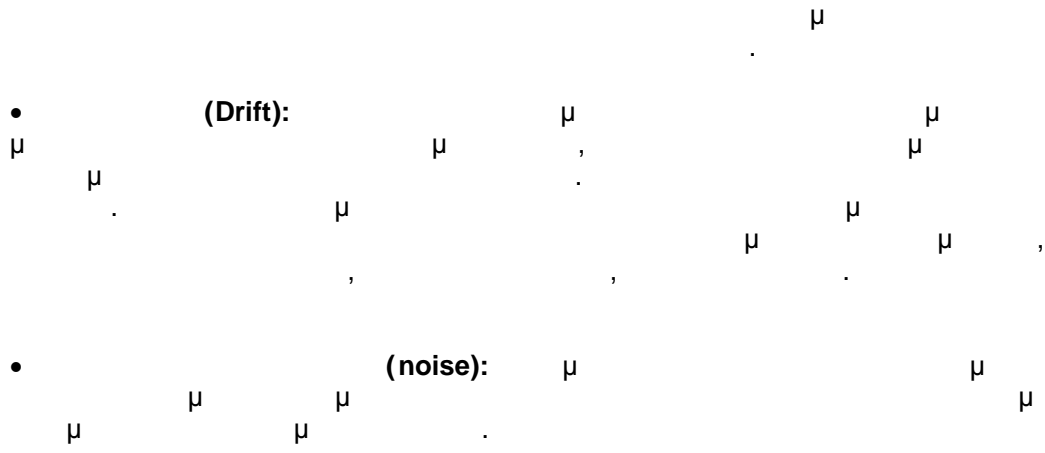
μ . μ μ , μ μ  
 μ μ μ , μ μ  
 μ . μ μ μ μ  
 μ 1. μ μ μ  
 , μ μ μ .  
 μ μ 1 55 Kg , μ  
 μ μ μ 9,85 mV. μ  
 μ μ μ , 11,80 mV.  
 μ μ (11,8-9,85=0,95). μ μ .  
 μ μ μ .  
 μ μ μ μ μ , μ μ μ  
 . μ μ μ μ μ μ  
 μ μ μ μ μ μ μ μ μ  
 μ μ μ μ μ μ μ μ μ  
 μ μ μ μ μ μ μ μ μ  
 μ μ μ μ μ μ μ μ μ

### 3.4. Ορολογία Για Αισθητήρες

- **Αισθητήρας (sensor):** Είναι το κύριο μέρος του συστήματος που μετράει την ποσότητα της φυσικής ποσότητας που μετράμε. Ο αισθητήρας μπορεί να είναι ηλεκτρονικός ή μηχανικός. (π.χ. θερμοαισθητήρας, πιεζοαισθητήρας, κ.λπ.)
- **Μετατροπέας (Transducer):** Είναι το μέρος του συστήματος που μετατρέπει την φυσική ποσότητα που μετράμε σε ηλεκτρικό σήμα. Ο μετατροπέας μπορεί να είναι ηλεκτρονικός ή μηχανικός. (π.χ. θερμοαισθητήρας, πιεζοαισθητήρας, κ.λπ.)
- **Μεταγραφέας (Data Logger or data processor):** Είναι το μέρος του συστήματος που αποθηκεύει τα δεδομένα που λαμβάνονται από τους μετατροπέες. Ο μεταγραφέας μπορεί να είναι ηλεκτρονικός ή μηχανικός.
- **Σύστημα Απομνημόνευσης (Data Acquisition System):** Είναι το μέρος του συστήματος που συλλέγει, μετατρέπει και αποθηκεύει τα δεδομένα που λαμβάνονται από τους μετατροπέες. Το σύστημα αποτελείται από μετατροπέες, μεταγραφέα, αισθητήρες, transducers, Data Logger, κ.λπ. Software
- **Κλιμακωτική (calibration):** Η διαδικασία της κλιμακωτικής είναι η διαδικασία της προσαρμογής του αισθητήρα ή του μετατροπέα σε συγκεκριμένα σημεία μέτρησης. Η κλιμακωτική γίνεται με τη βοήθεια ενός κλιμακωτικού συστήματος. Το κλιμακωτικό σύστημα αποτελείται από μετατροπέες, μεταγραφέα, αισθητήρες, transducers, Data Logger, κ.λπ.
- **Σύστημα Μέτρησης Άνεμου (Wind measuring system):** Είναι το μέρος του συστήματος που μετράει την ταχύτητα και την κατεύθυνση του ανέμου. Το σύστημα αποτελείται από μετατροπέες, μεταγραφέα, αισθητήρες, transducers, Data Logger, κ.λπ.





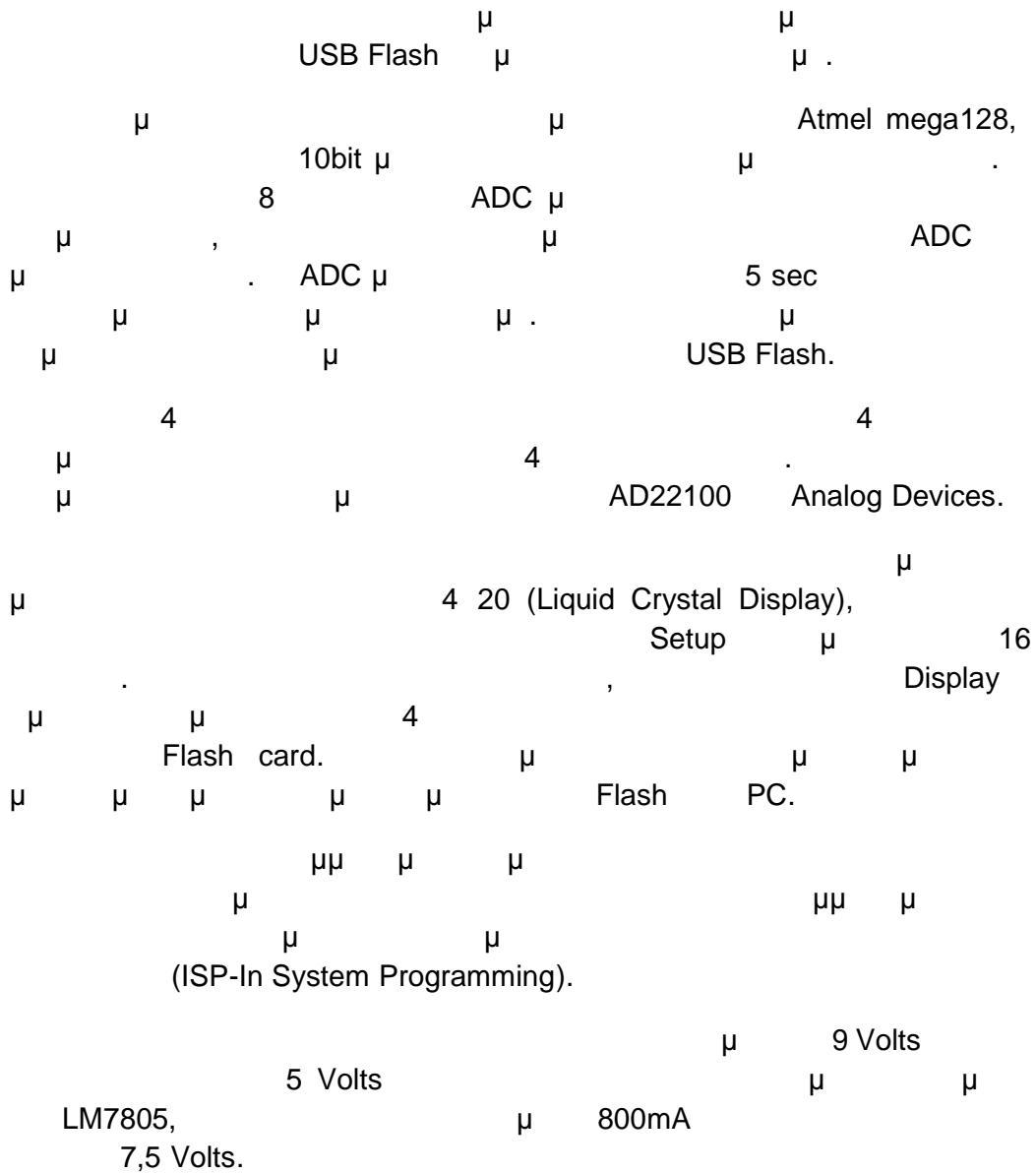


μ 3.2

## Κεφάλαιο 4

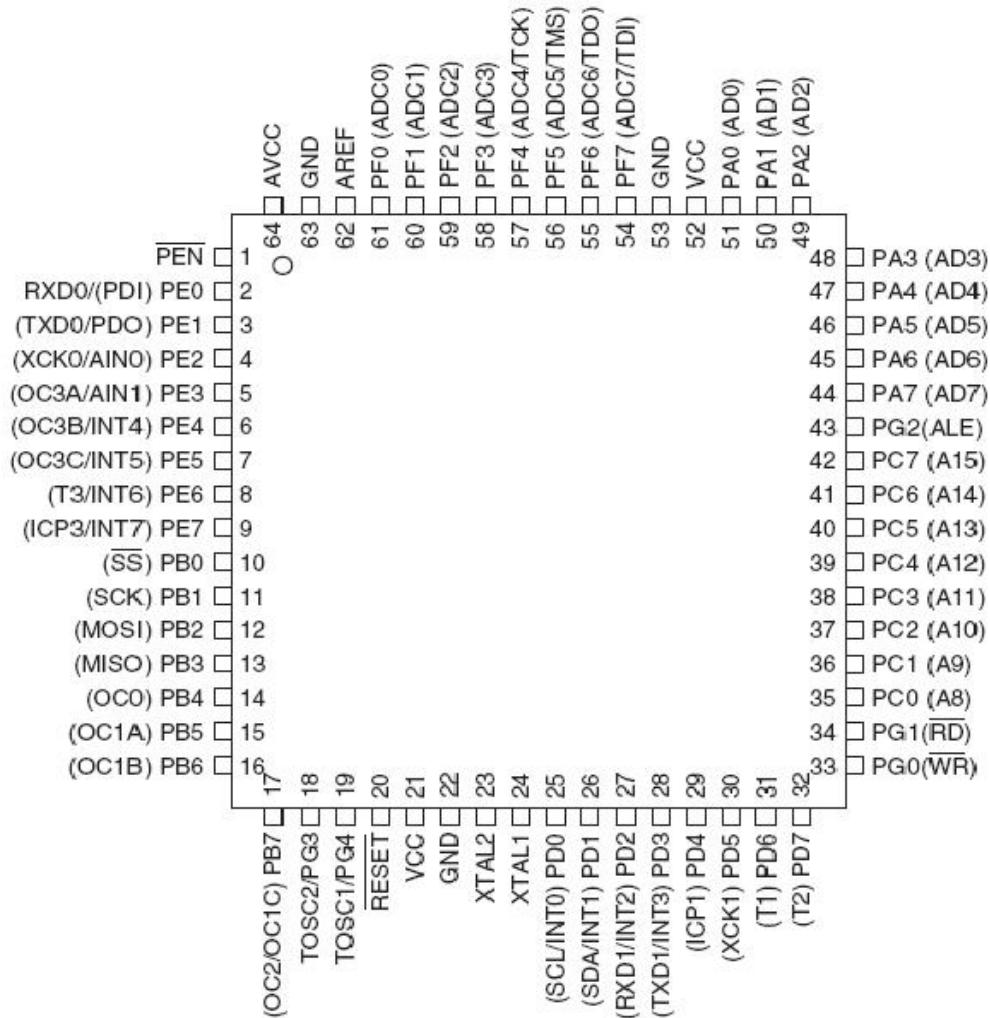
(Λήψη και Αποθήκευση Μετρήσεων σε USB Flash)

### 4.1. Γενική Περιγραφή της συσκευής

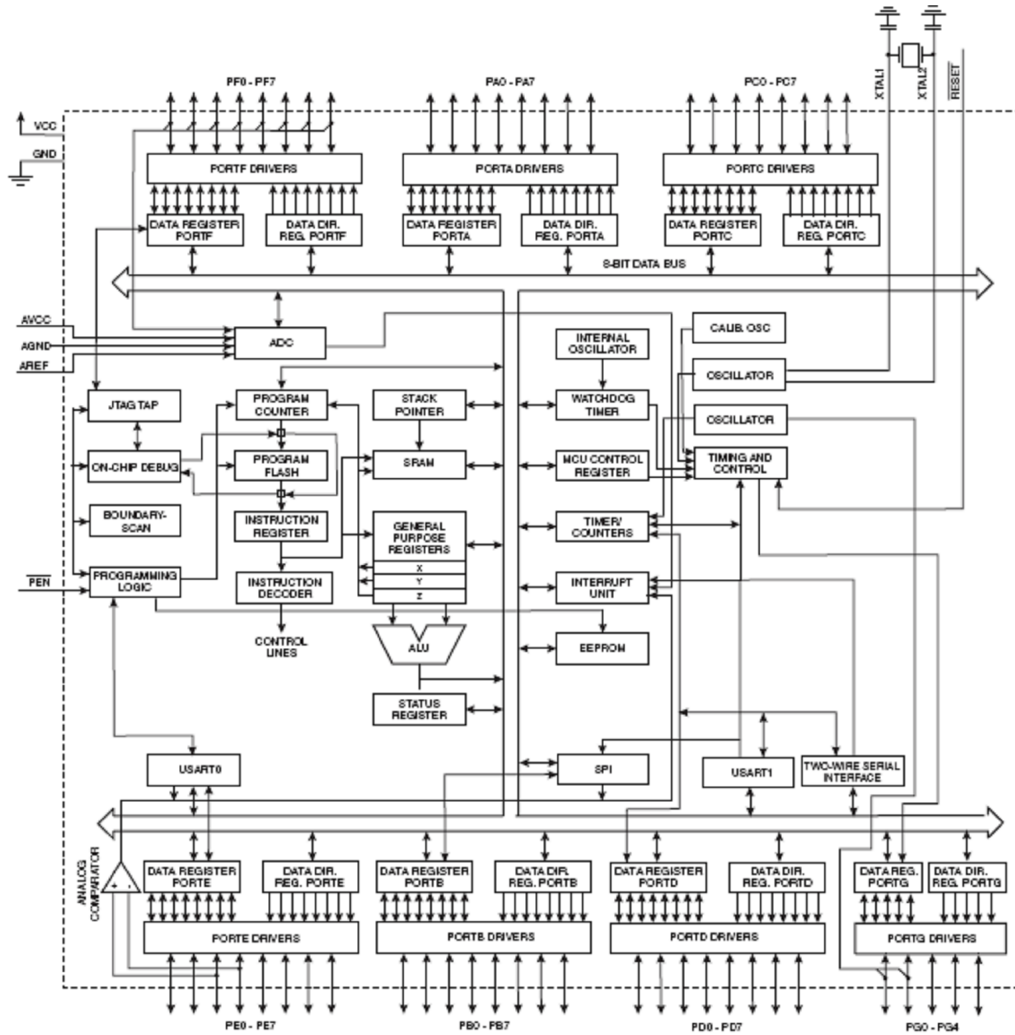


## 4.2. Ο ATMEL mega 128

Atmel mega 128 8-bit  $\mu$   
 RISC, 53 /  $\mu$  pin, 5V  
 $\mu$  16 MHz.  $\mu$   $\mu$   $\mu$   
 128Kbytes,  $\mu$   $\mu$  EEPROM 4KBytes SRAM 4KBytes.



4.1 AT mega128



4.2. Το Block Diagram του Atmel mega 128

### 4.3. USART (Σειριακός Προγραμματισμός)

Atmel mega 128

USART0 (PE0, PE1)    USART1 (PD2, PD3).    USART μ

μ 8 bit    μ , 2 stop bit    bit

μ (parity bit).

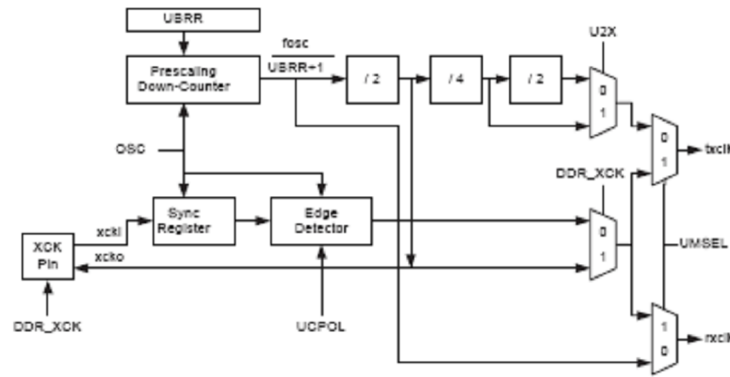
μ

μ

μ

9600 bps (bit ).





4.3 Clock Generation Logic,Block Diagram

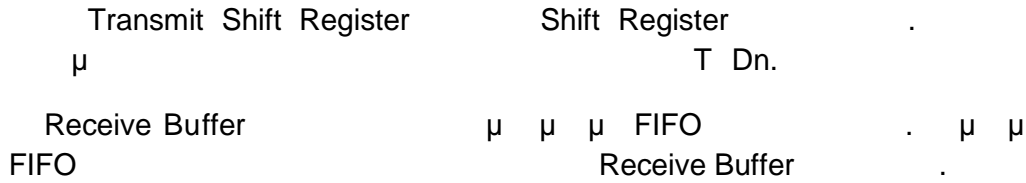
#### 4.4. USART Register Description

##### 4.4.1. USARTn I/O Data Register-UDRn

Bit	7	6	5	4	3	2	1	0	
	RXBn[7:0]								UDRn (Read)
	TXBn[7:0]								UDRn (Write)
Read/Write	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	
Initial Value	0	0	0	0	0	0	0	0	

USARTn Transmit Data Register I/O Register μ UDRn. Transmit Data Buffer Register (TXBn) UDRn register. μ register UDRn, Receive Data Buffer Register (RXBn). 5, 6, 7 bits μ bits Receiver.

Transmit buffer μ register UCSRA. μ UDREn 1, μ UDREn Transmitter Buffer μ Transmitter μ, Transmitter μ



#### 4.4.2. USART Control And Status Register A-UCSRnA

Bit	7	6	5	4	3	2	1	0	
	RXCn	TXCn	UDREN	FEn	DORn	UPEn	U2Xn	MPCMn	UCSRnA
Read/Write	R	R/W	R	R	R	R	R/W	R/W	
Initial Value	0	0	1	0	0	0	0	0	

##### i) Bit 7 – RXCn: USART Receive Complete

Αυτό το bit τίθεται στο 1 όταν υπάρχουν αδιάβαστα δεδομένα στον Receive Buffer και τίθεται στο 0 όταν ο Receive Buffer είναι άδειος δηλαδή έχουν διαβαστεί τα δεδομένα του. Εάν ο receiver είναι εκτός λειτουργίας, το bit RXCn θα είναι μηδέν. Η σημαία του RXCn μπορεί να χρησιμοποιηθεί για να παράγει Receive Complete Interrupt δηλαδή ένα interrupt που υποδηλώνει ότι η λήψη των δεδομένων έχει ολοκληρωθεί.

##### ii) Bit 6 – TXCn: USART Transmit Complete

Register bit 0 μ Transmitt Shift μ  
 Transmit Buffer (UDRn). μ TXCn bit  
 0 μ Transmit Complete Interrupt μ  
 interrupt μ  
 μ μ 1 bit.

##### iii) Bit 5 – UDREN: USART Data Register Empty

μ UDREN Transmit Buffer (UDRn) μ  
 μ UDREN 1, buffer μ  
 μ UDREN μ Data Register  
 Empty Interrupt interrupt data register  
 UDREN 1 μ reset  
 Transmitter μ .

iv) **Bit 4 – FEn: Frame Error**

bit 1 μ Receive  
 Buffer μ . μ  
 stop bit μ Receive Buffer μ bit  
 μ stop bit μ μ μ bit FEn bit  
 μ , UCSRnA.

v) **Bit 3 – DORn: Data OverRun**

bit 1 μ Data OverRun .  
 data overrun μ Receive Buffer ( .  
 ), μ Receive Shift Register  
 start bit . bit Receive Buffer  
 (UDRn) . A bit μ ,  
 UCSRnA.

vi) **Bit 2 – UPEn: Parity Error**

bit 1 μ Receive  
 Buffer Parity Error ( μ μ ) Parity  
 Checking ( μ ) μ  
 (UPMn1=1). bit Receive Buffer (UDRn)  
 . A bit μ .

vii) **Bit 1 – U2Xn: Double the USART Transmission Speed**

bit μ .  
 μ 1 μ baudrate 16 8 bit  
 μ μ μ

viii) **Bit 0 – MPCMn: Multi-Processor Communication Mode**

bit Multi-processor Communication mode.  
 bit MPCMn μ 1, μ frames μ  
 USART Receiver

### 4.4.3. USARTn Control and Status Register B – UCSRnB

Bit	7	6	5	4	3	2	1	0	
	RXCIE	TXCIE	UDRIE	RXEN	TXEN	UCSZn2	RXBn	TXBn	UCSRnB
Read/Write	R/W	R/W	R/W	R/W	R/W	R/W	R	R/W	
Initial Value	0	0	0	0	0	0	0	0	

i) **Bit 7 – RXCIE: RX Complete Interrupt Enable**

RXCn. USART Receive Complete interrupt  
 RXCIE bit 7, interrupt SREG  
 bit 7, bit RXC UCSRnA 1.

ii) **Bit 6 – TXCIE: TX Complete Interrupt Enable**

TXCn. USARTn Transmit Complete Interrupt  
 bit TXCIE bit 6, interrupt SREG  
 bit 6, bit TXCn UCSRnA 1.

iii) **Bit 5 – UDRIE: USART Data Register Empty Interrupt Enable**

UDREn. Data Register Empty Interrupt  
 UDRIE bit 5, interrupt SREG  
 bit 5, bit UDREn UCSRnA 1.

iv) **Bit 4 – RXEN: Receiver Enable**

Receiver bit 4, USARTn Receiver.  
 RxDn Receiver FEn, DORn, UPEn

v) **Bit 3 – TXENn: Transmitter Enable**

Transmitter TxDn bit μ 1 USARTn Transmitter.  
 Transmitter ( μ ) USART.  
 Transmit Shift Register μ Transmit Buffer Register μ Transmitter TxDn μ

vi) **Bit 2 – UCSZn2: Character Size**

bits UCSZn2 μ bit UCSZn1:0 UCSRnC frame  
 Receiver μ μ (μ )  
 o Transmitter μ

vii) **Bit 1 – RXB8n: Receive Data Bit 8**

RXB8n bit μ μ μ  
 9-data bits.  
 low bits UDRn.

viii) **Bit 0 – TXB8n: Transmit Data Bit 8**

TXB8n bit μ  
 9-data bits.  
 low bits UDRn.

**4.4.4. USARTn Control and Status Register C – UCSRnC**

Bit	7	6	5	4	3	2	1	0	
	-	UMSELn	UPMn1	UPMn0	USB8n	UC8Zn1	UC8Zn0	UCPOLn	UCSRnC
Read/Write	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	
Initial Value	0	0	0	0	0	1	1	0	

i) **Bit 7 – Reserved Bit**

UCSRnC bit, bit, bit

ii) **Bit 6 – UMSELn: USART Mode Select**

bit, bit

UMSELn	Mode
0	Asynchronous Operation
1	Synchronous Operation

**4.4 UMSELn bit Settings**

iii) **Bit 5:4 – UPMn1:0: Parity Mode**

bits, Transmitter, Receiver, UPMn0, UPEn, UCSRnA, 1, frame.

UPMn1	UPMn0	Parity Mode
0	0	Disabled
0	1	(Reserved)
1	0	Enabled, Even Parity
1	1	Enabled, Odd Parity

**4.5 UPMn bits Settings**

iv) **Bit 3 – USBSn: Stop Bit Select**

bit μ Stop Bits μ  
 Transmitter. Receiver μ .

USBSn	Stop Bit(s)
0	1-bit
1	2-bits

**4.6** USBSn bit Settings

v) **Bit 2:1 – UCSzn1:0: Character Size**

bits UCSzn1:0 μ bit UCSzn2 UCSznB  
 register, μ bits μ (μ )  
 frame Receiver Transmitter.

UCSzn2	UCSzn1	UCSzn0	Character Size
0	0	0	5-bit
0	0	1	6-bit
0	1	0	7-bit
0	1	1	8-bit
1	0	0	Reserved
1	0	1	Reserved
1	1	0	Reserved
1	1	1	9-bit

**4.7** UCSzn bits Settings

vi) **Bit 0 – UCPOLn: Clock Polarity**

bit μ μ .

### 4.4.5. USART Baud Rate Registers - UBRRnL and UBRRnH

Bit	15	14	13	12	11	10	9	8
	-	-	-	-	UBRRn[11:8]			
	UBRRn[7:0]							
	7	6	5	4	3	2	1	0
Read/Write	R	R	R	R	R/W	R/W	R/W	R/W
	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Initial Value	0	0	0	0	0	0	0	0
	0	0	0	0	0	0	0	0

i) **Bit 15:12 – Reserved Bits**

bits, bits, bits, bits

UBRRnH.

ii) **Bit 11:0 – UBRRn11:0: USARTn Baud Rate Register**

12-bit register

baudrate

USARTn. UBRRnH μ bits UBRRnL

μ bits USARTn baudrate.

μ Receiver Transmitter

baudrate μ UBRRnL μ μ

μ baudrate.



#### 4.5. ADC (Analog to Digital Converter)

The ATmega128 features a 10-bit successive approximation ADC. The ADC is connected to an 8-channel Analog Multiplexer which allows 8 single-ended voltage inputs constructed from the pins of Port F. The ADC has a separate analog supply voltage pin, AVCC. AVCC must not differ more than  $\pm 0.3V$  from  $V_{CC}$ . Internal reference voltages of nominally 2.56V or AVCC are provided On-chip. The voltage reference may be externally decoupled at the AREF pin by a capacitor for better noise performance.

After the conversion is complete (ADIF is high), the conversion result can be found in the ADC Result Registers (ADCL, ADCH). For single ended conversion, the result is :

$$ADC = \frac{V_{IN} \cdot 1024}{V_{REF}}$$

where  $V_{in}$  is the voltage on the selected input pin and  $V_{ref}$  the selected voltage reference 3.3 Volts in this case. .

#### 4.6. ADC Register Description

##### 4.6.1. ADC Multiplexer Selection Register – ADMUX

Bit	7	6	5	4	3	2	1	0	
	REFS1	REFS0	ADLAR	MUX4	MUX3	MUX2	MUX1	MUX0	ADMUX
Read/Write	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	
Initial Value	0	0	0	0	0	0	0	0	

##### i) Bit 7:6 – REFS1:0: Reference Selection Bits

These bits select the voltage reference for the ADC, as shown in Table 97. If these bits are changed during a conversion, the change will not go in effect until this conversion is complete (ADIF in ADCSRA is set). The internal voltage reference options may not be used if an external reference voltage is being applied to the AREF pin.

REFS1	REFS0	Voltage Reference Selection
0	0	AREF, Internal Vref turned off
0	1	AVCC with external capacitor at AREF pin
1	0	Reserved
1	1	Internal 2.56V Voltage Reference with external capacitor at AREF pin

#### 4.8 Voltage Reference Selections for ADC

##### ii) Bit 5 – ADLAR: ADC Left Adjust Result

The ADLAR bit affects the presentation of the ADC conversion result in the ADC Data Register. Write one to ADLAR to left adjust the result. Otherwise, the result is right adjusted. Changing the ADLAR bit will affect the ADC Data Register immediately, regardless of any ongoing conversions. For a complete description of this bit, see “The ADC Data Register – ADCL and ADCH”.

##### iii) Bits 4:0 – MUX4:0: Analog Channel and Gain Selection Bits

The value of these bits selects which combination of analog inputs are connected to the ADC. These bits also select the gain for the differential channels. See Table 98 for details. If these bits are changed during a conversion, the change will not go in effect until this conversion is complete (ADIF in ADCSRA is set).

#### 4.6.2. ADC Control and Status Register A – ADCSRA

Bit	7	6	5	4	3	2	1	0	
	ADEN	ADSC	ADFR	ADIF	ADIE	ADPS2	ADPS1	ADPS0	ADCSRA
Read/Write	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	
Initial Value	0	0	0	0	0	0	0	0	

##### i) Bit 7 – ADEN: ADC Enable

Writing this bit to one enables the ADC. By writing it to zero, the ADC is turned off. Turning the ADC off while a conversion is in progress, will terminate this conversion.

**ii) Bit 6 – ADSC: ADC Start Conversion**

In Single Conversion mode, write this bit to one to start each conversion. In Free Running mode, write this bit to one to start the first conversion. The first conversion after ADSC has been written after the ADC has been enabled, or if ADSC is written at the same time as the ADC is enabled, will take 25 ADC clock cycles instead of the normal 13. This first conversion performs initialization of the ADC. ADSC will read as one as long as a conversion is in progress. When the conversion is complete, it returns to zero. Writing zero to this bit has no effect.

**iii) Bit 5 – ADFR: ADC Free Running Select**

When this bit is written to one, the ADC operates in Free Running mode. In this mode, the ADC samples and updates the data registers continuously. Writing zero to this bit will terminate Free Running mode.

**iv) Bit 4 – ADIF: ADC Interrupt Flag**

This bit is set when an ADC conversion completes and the data registers are updated. The ADC Conversion Complete Interrupt is executed if the ADIE bit and the I-bit in SREG are set. ADIF is cleared by hardware when executing the corresponding interrupt handling vector. Alternatively, ADIF is cleared by writing a logical one to the flag. Beware that if doing a read-modify-write on ADCSRA, a pending interrupt can be disabled. This also applies if the SBI and CBI instructions are used.

**v) Bit 3 – ADIE: ADC Interrupt Enable**

When this bit is written to one and the I-bit in SREG is set, the ADC Conversion Complete Interrupt is activated.

**vi) Bits 2:0 – ADPS2:0: ADC Prescaler Select Bits**

These bits determine the division factor between the XTAL frequency and the input clock to the ADC.

ADPS2	ADPS1	ADPS0	Division Factor
0	0	0	2
0	0	1	2
0	1	0	4
0	1	1	8
1	0	0	16
1	0	1	32
1	1	0	64
1	1	1	128

**4.9 ADC Prescaler Selections**

**4.6.3 The ADC Data Register – ADCL and ADCH**

**ADLAR = 0:**

Bit	15	14	13	12	11	10	9	8	
	-	-	-	-	-	-	ADC9	ADC8	ADCH
	ADC7	ADC6	ADC5	ADC4	ADC3	ADC2	ADC1	ADC0	ADCL
Read/Write	R	R	R	R	R	R	R	R	R
Initial Value	0	0	0	0	0	0	0	0	0

**ADLAR = 1:**

Bit	15	14	13	12	11	10	9	8	
	ADC9	ADC8	ADC7	ADC6	ADC5	ADC4	ADC3	ADC2	ADCH
	ADC1	ADC0	-	-	-	-	-	-	ADCL
Read/Write	R	R	R	R	R	R	R	R	R
Initial Value	0	0	0	0	0	0	0	0	0

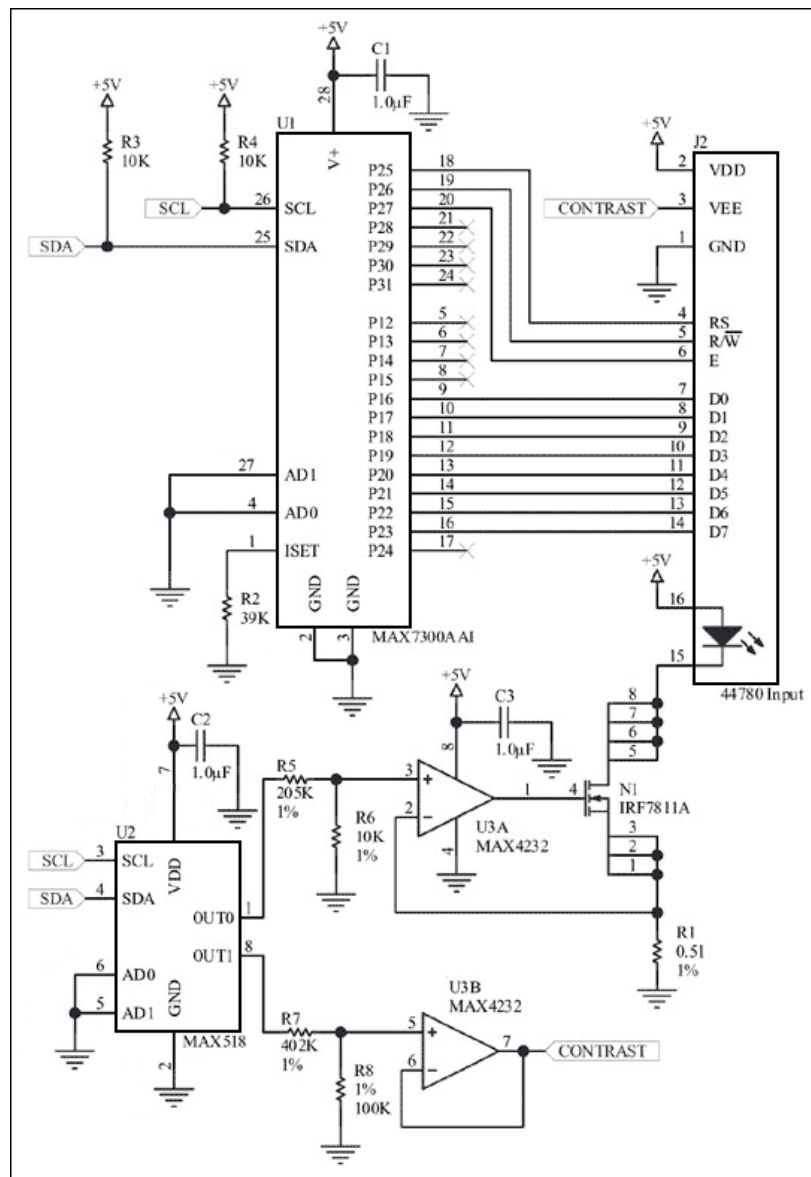
When an ADC conversion is complete, the result is found in these two registers. If differential channels are used, the result is presented in two's complement form. When ADCL is read, the ADC Data Register is not updated until ADCH is read. Consequently, if the result is left adjusted and no more than 8-bit precision is required, it is sufficient to read ADCH. Otherwise, ADCL must be read first, then ADCH. The ADLAR bit in ADMUX, and the MUXn bits in ADMUX affect the way the result is read from the registers. If ADLAR is set, the result is left adjusted. If ADLAR is cleared(default), the result is right adjusted.

**ADC9:0: ADC Conversion Result**

These bits represent the result from the conversion, as detailed in “ADC Conversion Result”.

**4.7. Οθόνη Υγρών Κρυστάλλων**

LCD HD44780 Hitachi. HD44780 μ 4 μμ , μ 20 μμ . μ μ



PIN	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16
NAME	VSS	VDD	VO	RS	R/W	E	DB0	DB1	DB2	DB3	DB4	DB5	DB6	DB7	A	K

#### 4.10 Λειτουργία Ακροδεκτών

Vss	GND
Vdd	Power Supply +5V
Vo	Liquid Crystal Driving Voltage
RS	Instruction Code Input : Data Input
R/W	Data Write from MPU to LCM
E	Enable
DB0	Data Bus Line
DB1	Data Bus Line
DB2	Data Bus Line
DB3	Data Bus Line
DB4	Data Bus Line
DB5	Data Bus Line
DB6	Data Bus Line
DB7	Data Bus Line
Va	Anode
Vk	Cathode

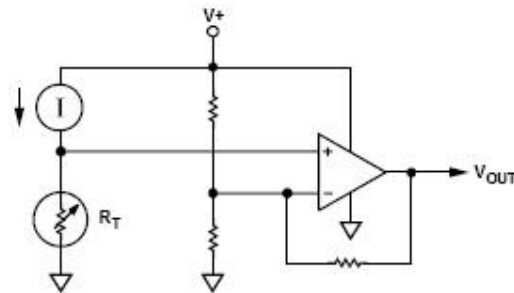
#### 4.8. Αισθητήρια Θερμοκρασίας AD22100A

The AD22100 is a monolithic temperature sensor with on-chip signal conditioning. It can be operated over the temperature range  $-50^{\circ}\text{C}$  to  $+150^{\circ}\text{C}$ , making it ideal for use in numerous HVAC, instrumentation, and automotive applications.

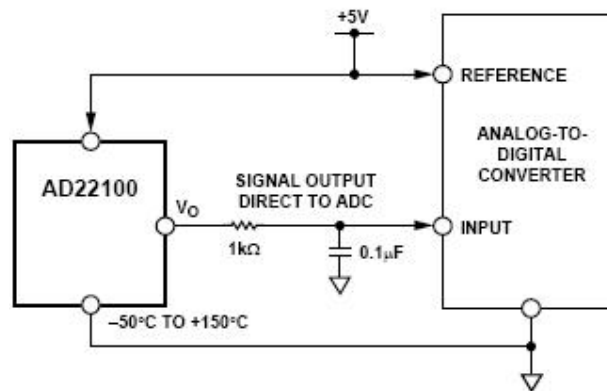
The signal conditioning eliminates the need for any trimming, buffering, or linearization circuitry, greatly simplifying the system design and reducing the overall system cost.

The output voltage is proportional to the temperature  $\times$  the supply voltage (ratiometric). The output swings from 0.25 V at  $-50^{\circ}\text{C}$  to +4.75 V at  $+150^{\circ}\text{C}$  using a single +5.0 V supply.

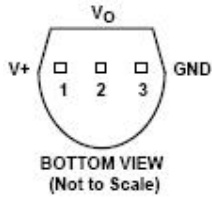
Due to its ratiometric nature, the AD22100 offers a cost-effective solution when interfacing to an analog-to-digital converter. This is accomplished by using the ADC's +5 V power supply as a reference to both the ADC and the AD22100 eliminating the need for and cost of a precision reference.



**μ 4.11** Block Diagram AD22100



**μ 4.12** Κύκλωμα AD22100



Pin No.	Mnemonic	Description
1	V+	Power Supply Input.
2	Vo	Device Output.
3	GND	Ground Pin Must Be Connected to 0 V.

**μ 4.13** Ακροδέκτες και η Λειτουργία τους

T<sub>A</sub> = 25°C and V<sub>+</sub> = 4 V to 6.5 V, unless otherwise noted.

Parameter	AD22100K			AD22100A			AD22100S			Unit
	Min	Typ	Max	Min	Typ	Max	Min	Typ	Max	
TRANSFER FUNCTION	$V_{OUT} = (V+/5 V) \times [1.375 V + (22.5 \text{ mV}/^{\circ}\text{C}) \times T_A]$									V
TEMPERATURE COEFFICIENT	$(V+/5 V) \times 22.5$									mV/°C
TOTAL ERROR										
Initial Error T <sub>A</sub> = 25°C	±0.5 ±2.0			±1.0 ±2.0			±1.0 ±2.0			°C
Error Overtemperature T <sub>A</sub> = T <sub>MIN</sub>	±0.75 ±2.0			±2.0 ±3.7			±3.0 ±4.0			°C
T <sub>A</sub> = T <sub>MAX</sub>	±0.75 ±2.0			±2.0 ±3.0			±3.0 ±4.0			°C
Nonlinearity T <sub>A</sub> = T <sub>MAX</sub> to T <sub>MIN</sub>	0.5			0.5			1.0			% FS <sup>1</sup>
OUTPUT CHARACTERISTICS										
Nominal Output Voltage V <sub>+</sub> = 5.0 V, T <sub>A</sub> = 0°C	1.375									V
V <sub>+</sub> = 5.0 V, T <sub>A</sub> = +100°C	3.625									V
V <sub>+</sub> = 5.0 V, T <sub>A</sub> = -40°C				0.475						V
V <sub>+</sub> = 5.0 V, T <sub>A</sub> = +85°C				3.288						V
V <sub>+</sub> = 5.0 V, T <sub>A</sub> = -50°C							0.250			V
V <sub>+</sub> = 5.0 V, T <sub>A</sub> = +150°C							4.750			V
POWER SUPPLY										
Operating Voltage	4.0	5.0	6.5	4.0	5.0	6.5	4.0	5.0	6.5	V
Quiescent Current	500		650	500		650	500		650	μA
TEMPERATURE RANGE										
Guaranteed Temperature Range	0 +100			-40 +85			-50 +150			°C
Operating Temperature Range	-50 +150			-50 +150			-50 +150			°C
PACKAGE	TO-92 SOIC			TO-92 SOIC			TO-92 SOIC			

**μ 4.14** Χαρακτηριστικά του AD22100

The AD22100 is a ratiometric temperature sensor IC whose output voltage is proportional to its power supply voltage. The heart of the sensor is a proprietary temperature-dependent resistor, similar to an RTD, which is built into the IC. The temperature-dependent resistor, labeled R<sub>T</sub>, exhibits a change in resistance that is nearly linearly proportional to temperature. This resistor is excited with a current source that is proportional to the power supply voltage. The resulting voltage across R<sub>T</sub> is therefore both supply voltage proportional and linearly varying with temperature. The remainder of the AD22100 consists of an op amp signal conditioning block that takes the voltage across



$R_T$  and applies the proper gain and offset to achieve the following output voltage function:

$$V_{OUT} = (V+/5 \text{ V}) \times (1.375 \text{ V} + 22.5 \text{ mV}/^\circ\text{C} \times T_A)$$

#### 4.8.1. MICROPROCESSOR A/D INTERFACE ISSUES

The AD22100 is especially well suited to providing a low cost temperature measurement capability for microprocessor/ microcontroller based systems. Many inexpensive 8-bit micro-processors now offer an onboard 8-bit ADC capability at a modest cost premium. Total cost of ownership then becomes a function of the voltage reference and analog signal conditioning necessary to mate the analog sensor with the microprocessor ADC. The AD22100 can provide an ideal low cost system by eliminating the need for a precision voltage reference and any additional active components. The ratiometric nature of the AD22100 allows the microprocessor to use the same power supply as its ADC reference. Variations of hundreds of millivolts in the supply voltage have little effect as both the AD22100 and the ADC use the supply as their reference. The nominal AD22100 signal range of 0.25 V to 4.75 V ( $-50^\circ\text{C}$  to  $+150^\circ\text{C}$ ) makes good use of the input range of a 0 V to 5 V ADC. A single resistor and capacitor are recommended to provide immunity to the high speed charge dump glitches seen at many microprocessor ADC inputs.

***An 8-bit ADC with a reference of 5 V will have a least significant bit (LSB) size of  $5 \text{ V}/256 = 19.5 \text{ mV}$ . This corresponds to a nominal resolution of about  $0.87^\circ\text{C}$ .***

#### 4.8.2. RATIOMETRICITY CONSIDERATIONS

The AD22100 will operate with slightly better accuracy than that listed in the data sheet specifications if the power supply is held constant. This is because the AD22100's output voltage varies with both temperature and supply voltage, with some errors. The ideal transfer function describing output voltage is:

$$(V+/5 \text{ V}) \times (1.375 \text{ V} + 22.5 \text{ mV}/^\circ\text{C} \times T_A)$$

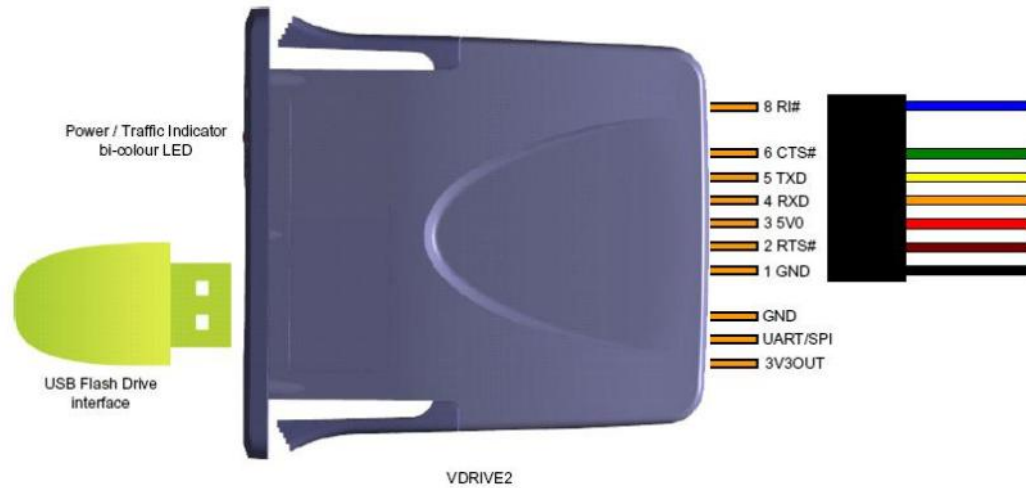
The ratiometricity error is defined as the percent change away from the ideal transfer function as the power supply voltage changes within the operating range of 4 V to 6.5 V. For the AD22100, this error is typically less than 1%. A movement from the ideal transfer function by 1% at 25°C, with a supply voltage varying from 5.0 V to 5.50 V, results in a 1.94 mV change in output voltage or 0.08°C error. This error term is greater at higher temperatures because the output (and error term) is directly proportional to temperature. At 150°C, the error in output voltage is 4.75 mV or 0.19°C.

For example, with  $V_S = 5.0$  V, and  $T_A = +25^\circ\text{C}$ , the nominal output of the AD22100 will be 1.9375 V. At  $V_S = 5.50$  V, the nominal output will be 2.1313 V, an increase of 193.75 mV. A proportionality error of 1% is applied to the 193.75 mV, yielding an error term of 1.9375 mV. This error term translates to a variation in output voltage of 2.1293 V to 2.3332 V. A 1.94 mV error at the output is equivalent to about 0.08°C error in accuracy.

***If 150°C is substituted for 25°C in the above example, the error term translates to a variation in output voltage of 5.2203 V to 5.2298 V. A 4.75 mV error at the output is equivalent to about 0.19°C error in accuracy.***

### 4.9 USB Flash Device (VDRIVE)

The VDrive2 module provides an easy solution for adding a USB Flash disk interface to an existing product. Only four signal lines plus 5V supply and ground are required to be connected. Using the Vinculum VDAC firmware the VNC1L's I/O interface can be selected between the serial UART or SPI using the on-board jumper pins. Not only is the VDrive2 ideal for evaluation and development of VNC1L designs, but also its neat enclosure and attractive quantity discount structure makes this module suitable for incorporation into finished product designs. The VDrive2 is ideal for commercial products such as domestic goods, set top box, etc., as well as industrial products such as data loggers, software upgradable products, etc.



4.15 VDrive2 Pin Out - UART interface.

UART/SPI	I/O Mode
Pull-Up	Serial UART
Pull-Down	SPI

4.16 Port Selection Jumper Pins

**UART Interface Signal Descriptions**

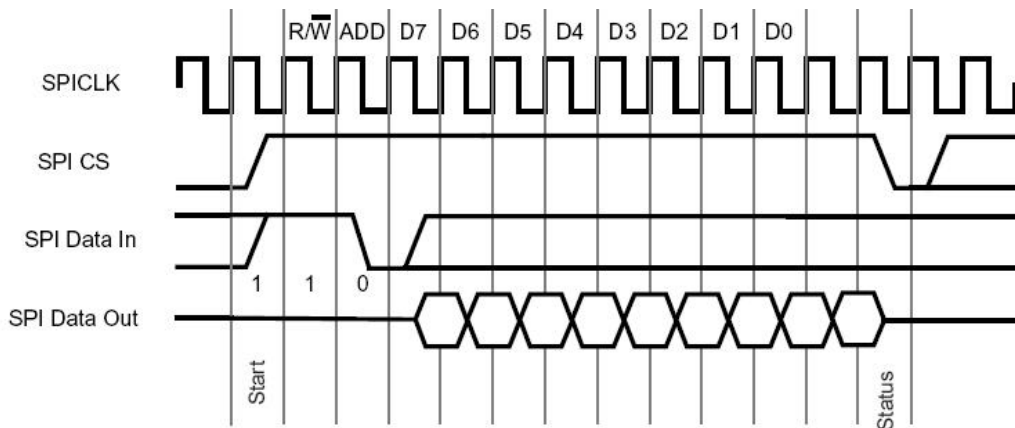
Pin No.	Name	Type	Description
1	GND	PWR	Signal ground
2	RTS#	Output	Request To Send Control Output / Handshake signal
3	5V0	PWR	5V supply input
4	RXD	Input	Receive asynchronous data input
5	TXD	Output	Transmit asynchronous data output
6	CTS#	Input	Clear To Send Control Input / Handshake signal
7	NC	-	No Connect
8	RI#	Input	Ring Indicator Control Input. Used to resume the Vinculum from suspend.

**4.17** Data and Control Bus Signal Mode Options - UART Interface.

**SPI Interface Signal Descriptions and Timing Diagrams**

Pin No.	Name	Type	Description
5	SCLK	Input	SPI Clock input, 12MHz maximum.
4	SDI	Input	SPI Serial Data Input
2	SDO	Output	SPI Serial Data Output
6	CS	Input	SPI Chip Select Input

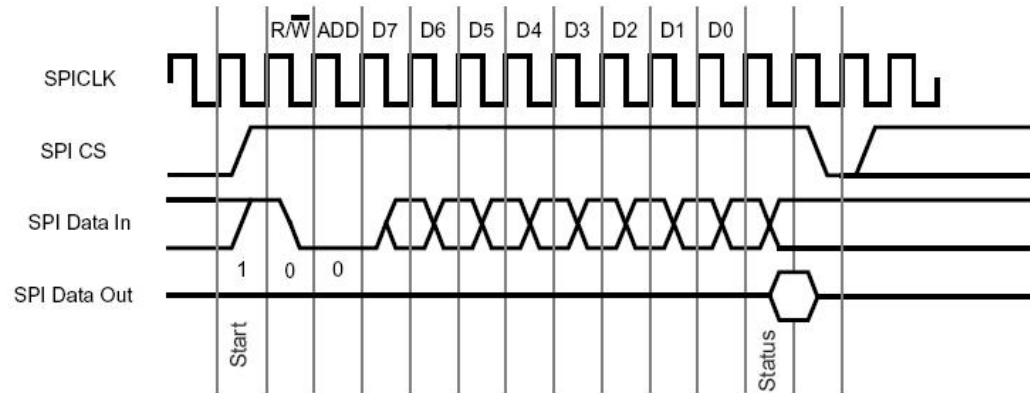
**4.18** Data and Control Bus Signal Mode Options - SPI Interface.



**μμ 4.19** SPI Slave Data Read Cycle.

From Start - SPI CS must be held high for the entire read cycle, and must be taken low for at least one clock period after the read is completed. The first bit on SPI Data In is the R/W bit - inputting a '1' here allows data to be read from the chip. The next bit is the address bit, ADD, which is used to indicate whether the data register ('0') or the status register ('1') is read from. During the SPI read cycle a byte of data will start being output on SPI Data Out on the next clock cycle after the address bit, MSB first.

After the data has been clocked out of the chip, the status of SPI Data Out should be checked to see if the data read is new data. A '0' level here on SPI Data Out means that the data read is new data. A '1' indicates that the data read is old data, and the read cycle should be repeated to get new data. Remember that CS must be held low for at least one clock period before being taken high again to continue with the next read or write cycle.



**μμ 4.20** SPI Slave Data Write Cycle.

From Start - SPI CS must be held high for the entire write cycle, and must be taken low for at least one clock period after the write is completed. The first bit on SPI Data In is the R/W bit - inputting a '0' here allows data to be written to the chip. The next bit is the address bit, ADD, which is used to indicate whether the data register ('0') or the status register ('1') is written to. During the SPI write cycle a byte of data can be input to SPI Data In on the next clock cycle after the address bit, MSB first. After the data has been clocked in to the chip, the status of SPI Data Out should be checked to see if the data read was accepted. A '0' level on SPI Data Out means that the data write was accepted. A '1' indicates that the internal buffer is full, and the write should be repeated. Remember that CS must be held low for at least one clock period before being taken high again to continue with the next read or write cycle.

## Κεφάλαιο 5

(Περιγραφή Λειτουργίας της Συσκευής)

### 5.1. Χρήση Συσκευής και Εντολές Λειτουργίας

#### 5.1.1. Έναρξη Λειτουργίας

μ / .  
 « », .  
 μ .

	D	i	g	i	t	a	l		T	h	e	r	m	o	m	e	t	e	r
					L	o	a	d	i	n	g	.	.	.					

μ menu μ menu LCD μ  
 μ μ μ .

1	.	V	a	l	u	e	s							5	.	D	a	t	e	
2	.	R	a	n	g	e								6	.	M	o	d	e	
3	.	I	n	f	o									7	.	R	e	s	e	t
4	.	T	i	m	e									8	.	S	t	a	r	t

### 5.1.2. Επιλογή 1<sup>η</sup> – Values

“Values”.  
 “Values” ( – Mode). default  
 “0”.  
 “A” “Values” menu.

1	.	D	a	t	e	:	0	0	-	0	0	-	0	0				
2	.	T	i	m	e	:	0	0	:	0	0							
3	.	M	o	d	e	:	F	r	i	d	g	e						
	.	E	x	i	t													

### 5.1.3. Επιλογή 2<sup>η</sup> – Range

“Range” ( )  
 “Range”  
 “Range”  
 “A”  
 “Range” menu.

	a	x	i	m	u	m	:	+	1	5	0							
	M	i	n	i	m	u	m	:	-	5	0							
A	.	E	x	i	t													

### 5.1.4. Επιλογή 3<sup>η</sup> – Info

“Info”.  
 “Info”

μ (Celsius) μ  
 μ (sampling rate=5sec). "A" μ  
 "Info" menu.

T	e	m	p	r	.	-	>	C	e	l	s	i	u	s	.	.	.
F	r	i	d	g	e	-	>	P	e	r	5	s	e	c	.	.	.
R	o	o	m	.	.	-	>	P	e	r	1	0	s	e	C	.	.
A	.	E	x	i	t	.	.	.	.	.	.	.	.	.	.	.	.

**5.1.5. Επιλογή 4<sup>η</sup> – Time**

μ "Time". μ  
 μ μ μ μ "4". "Time" μ  
 μ μ μ μ .  
 μ μ "time" μ  
 μ "Values". "A" μ  
 "Time" μ menu.

S	e	t	T	i	m	e	:	0	0	:	0	0	.	.	.
.	.	.	.	.	.	.	.	.	.	.	.	.	.	.	.
A	.	S	a	v	e	a	n	d	E	x	i	t	.	.	.

**5.1.6. Επιλογή 5<sup>η</sup> – Date**

μ "Date". μ  
 μ μ μ μ "5". "Date" μ  
 μ μ μ μ date ,month, year .  
 μ μ μ μ "date" μ  
 μ μ μ μ "Values". "A" μ  
 "Date" menu.







μ USB Flash μ  
 μ μ μ μ Excel Microsoft. μ  
 μ μ μ / . μ

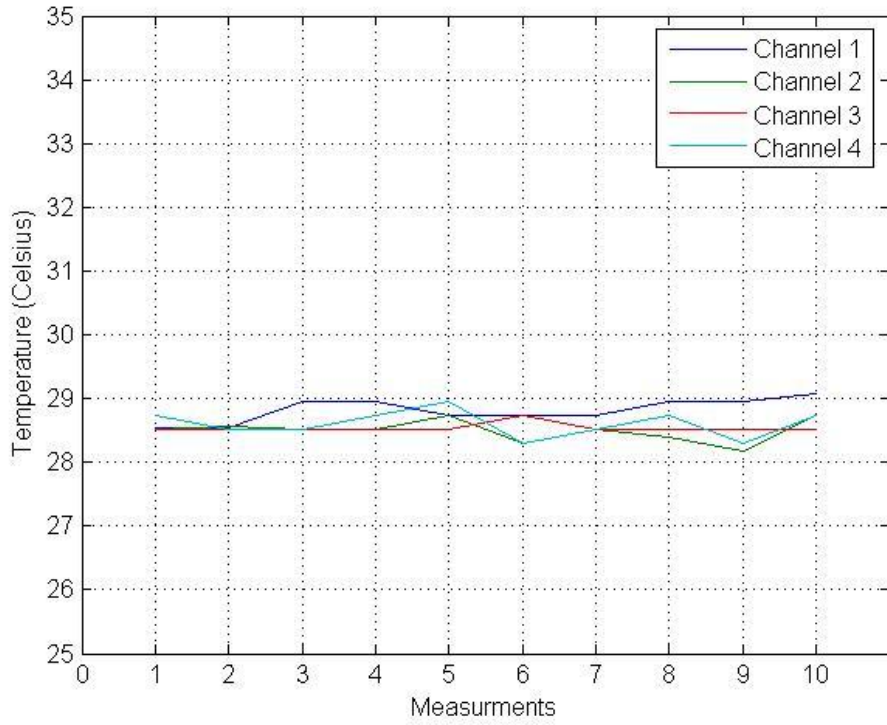
Date : 03 - 09 - 08

Time: 15:52

Channel1	Channel2	Channel3	Channel4
28.54	28.52	28.52	28.74
28.54	28.57	28.52	28.52
28.95	28.52	28.52	28.52
28.95	28.52	28.52	28.74
28.74	28.74	28.52	28.95
28.74	28.30	28.74	28.30
28.74	28.52	28.52	28.52
28.95	28.39	28.52	28.74
28.95	28.17	28.52	28.30
29.07	28.74	28.52	28.74

Date : 03 μ μ μ .  
 09 μ μ .  
 08 μ .

Time : 15 μ .  
 52 μ .  
 Channel 1,Channel 2,Channel 3 Channel 4.  
 μ μ . μ  
 μ 4 μ μ (°C). μ

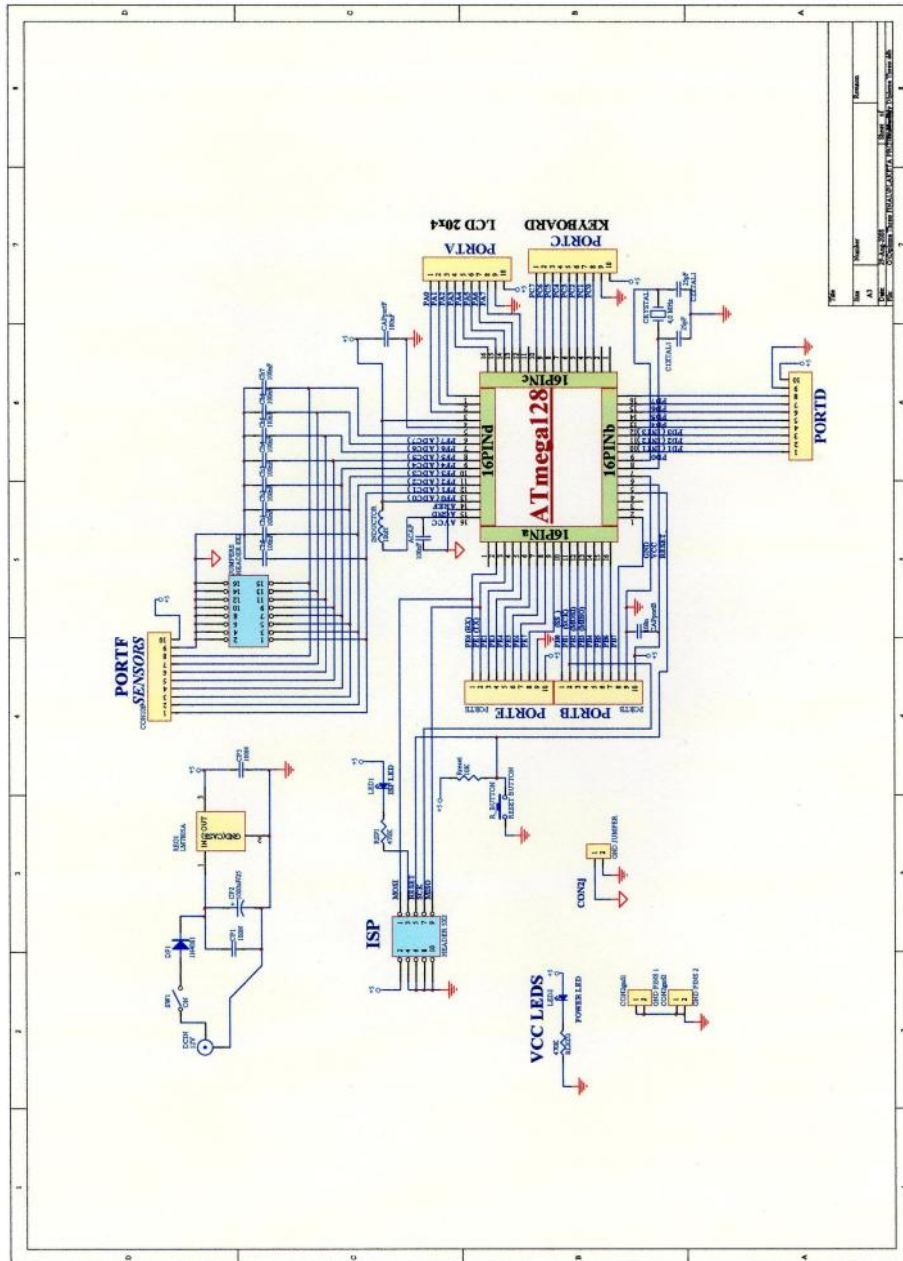


μ 10 μ . μ

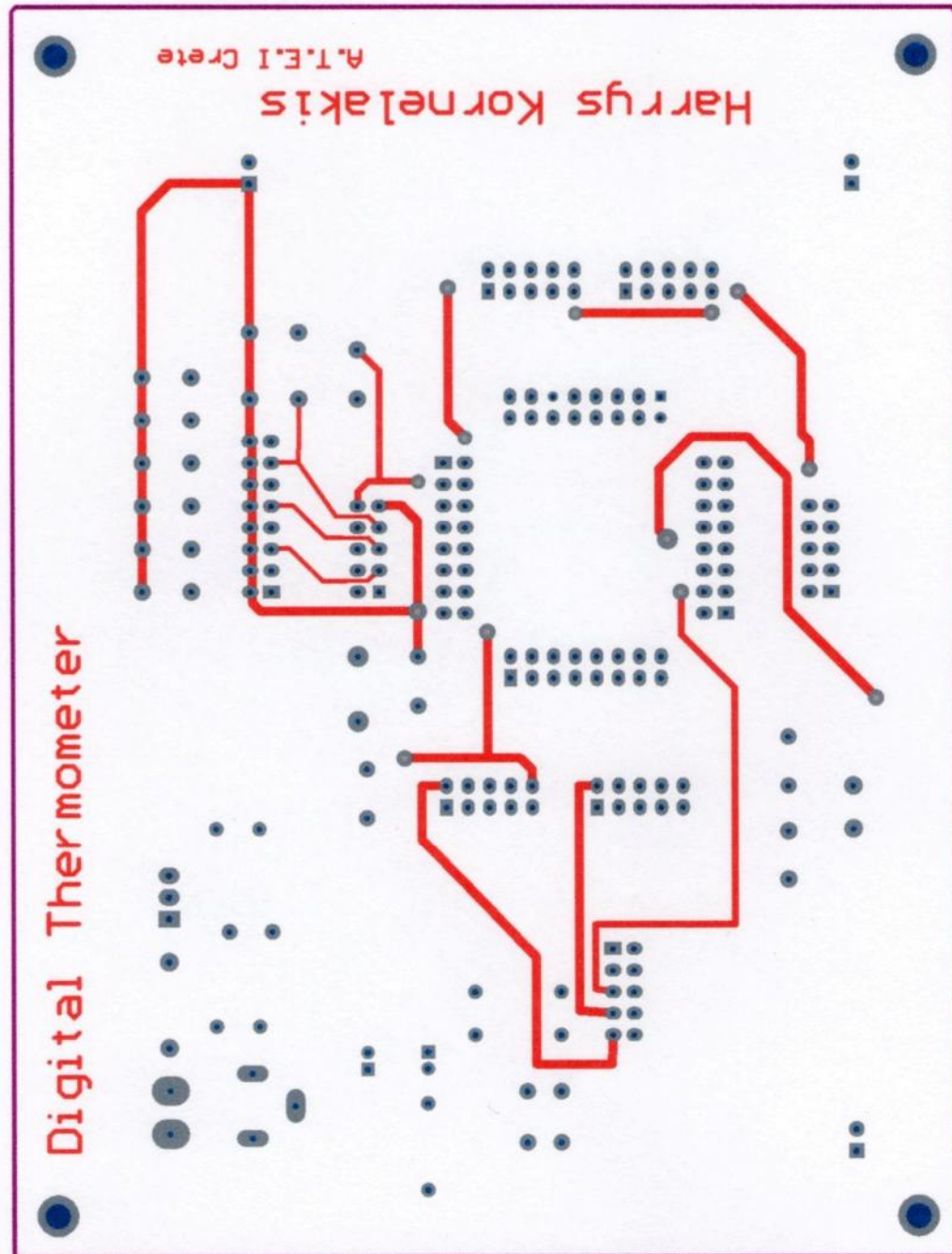
## Κεφάλαιο 6

### 6.1.Schematics και Block Diagram

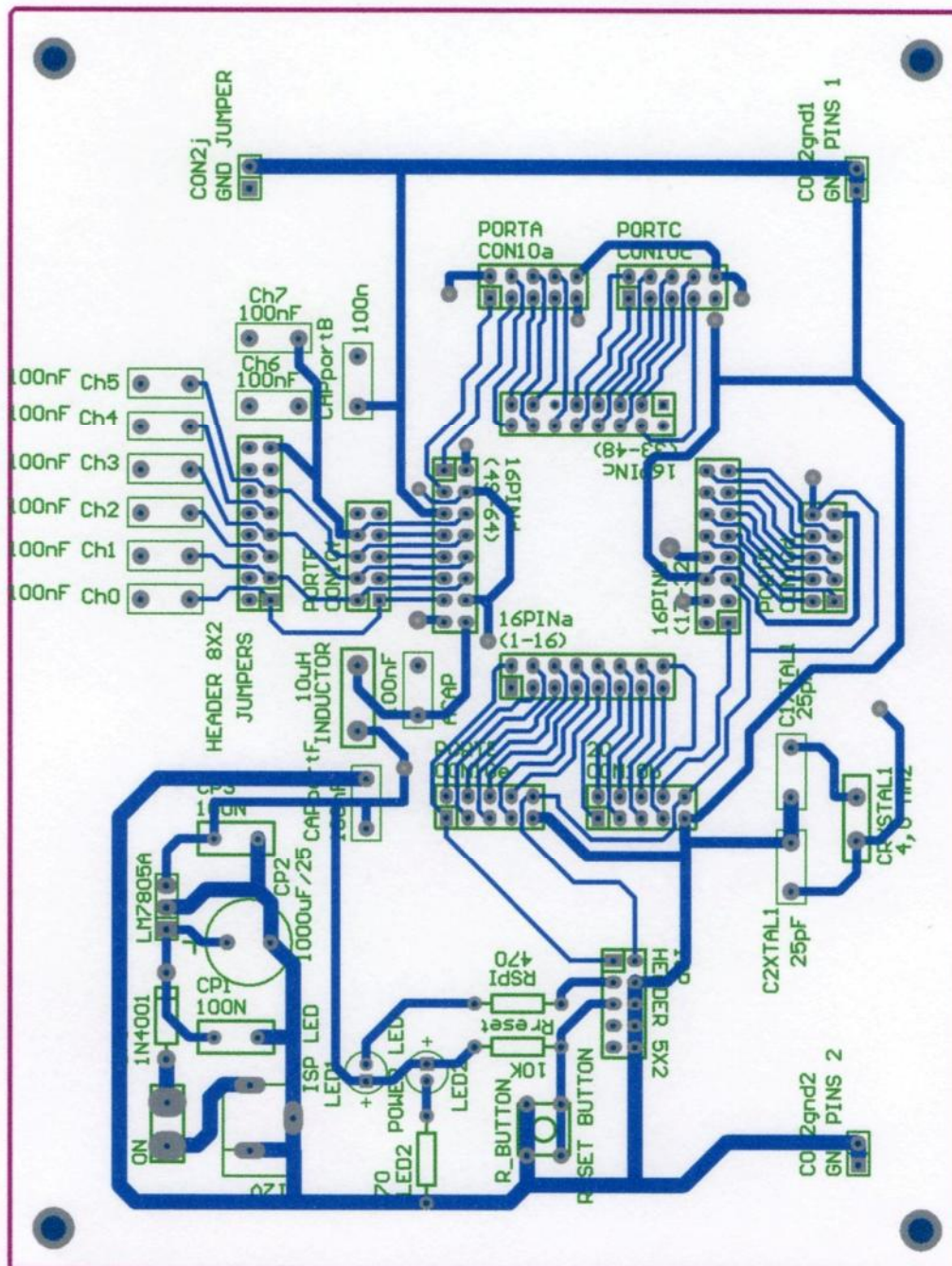
μ  
μ  
μ  
Protel 99SE.



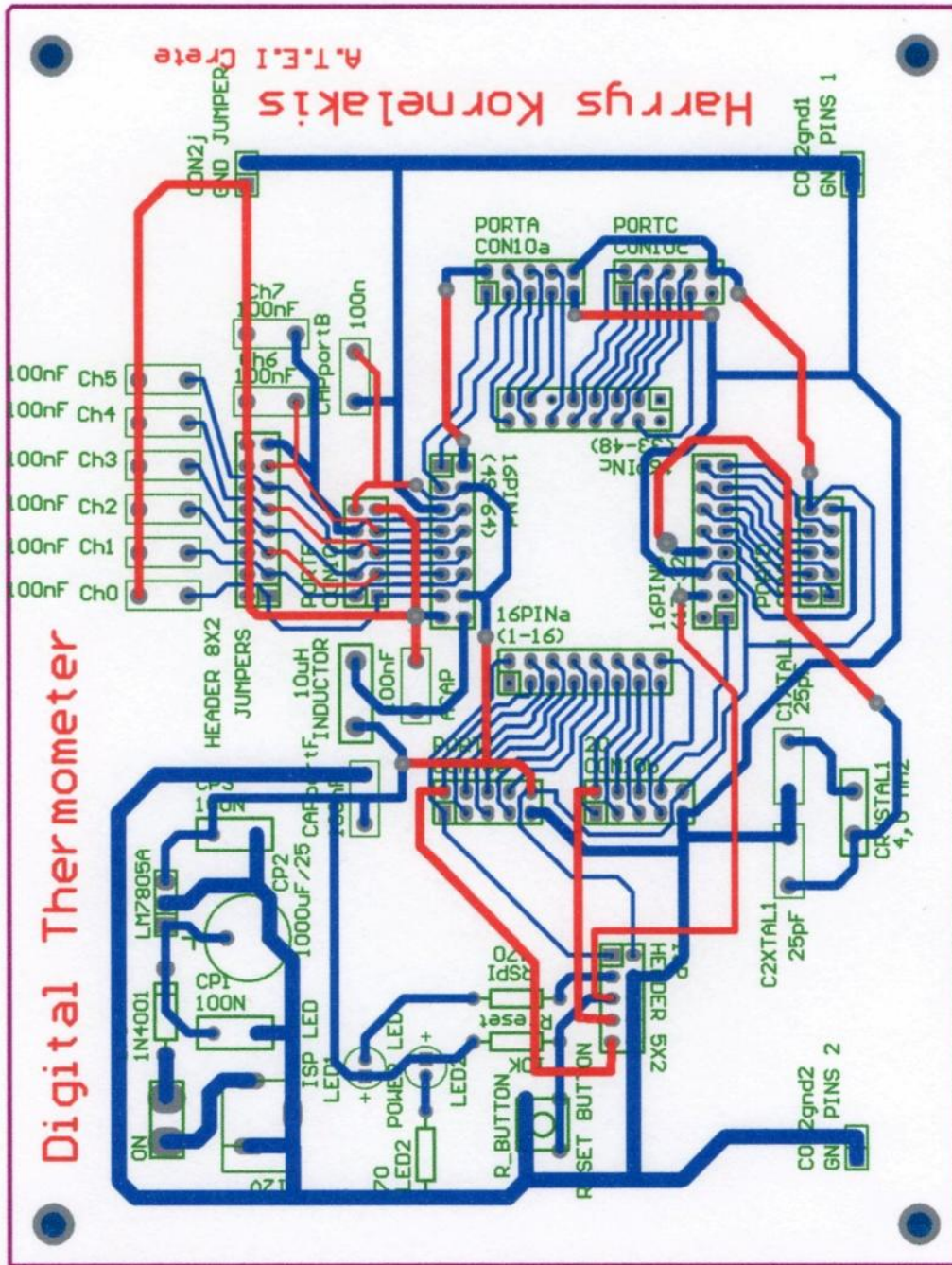
μ 1. Schematic



**μ 2.** Top Layer

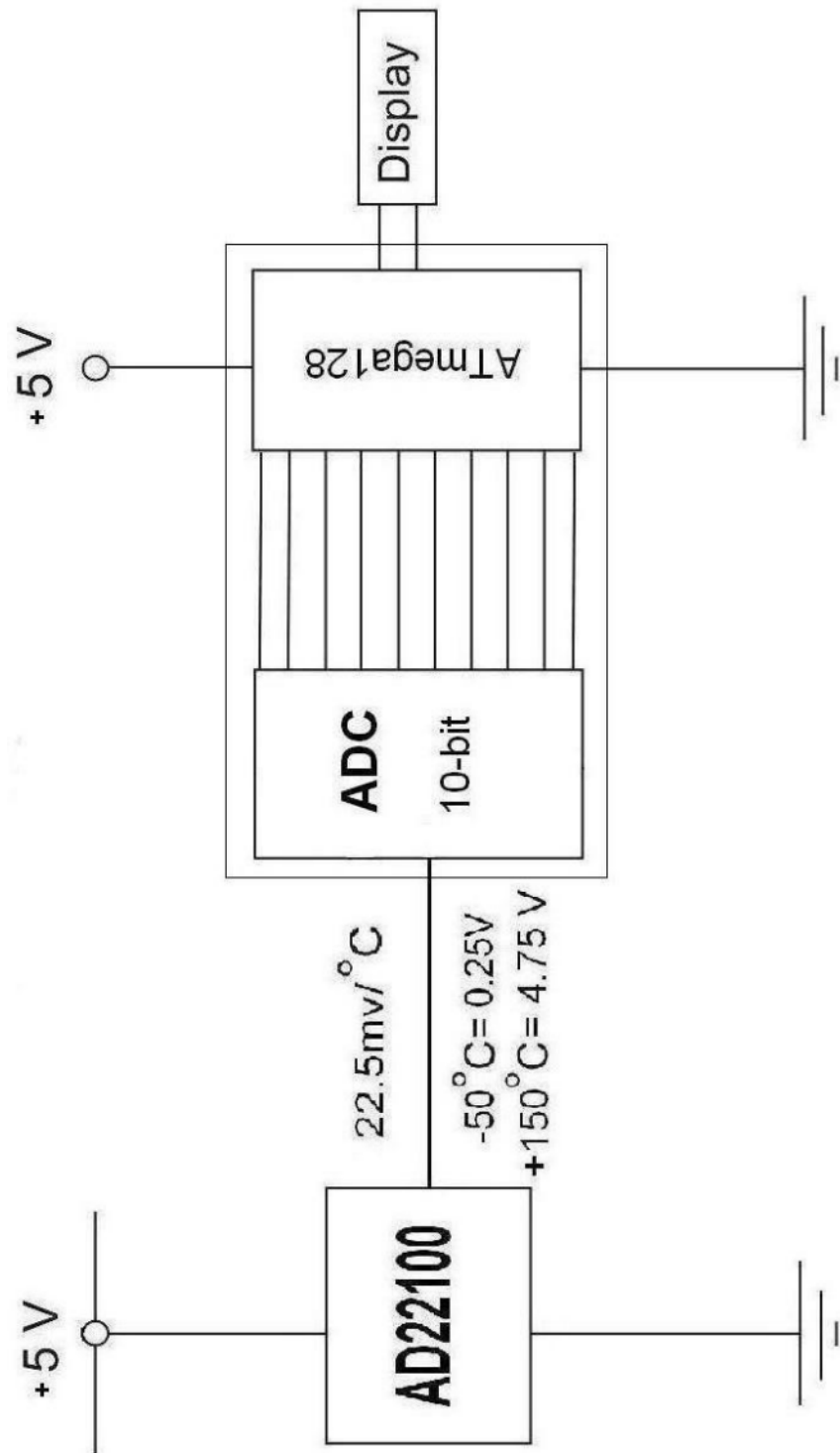


$\mu$  3. Bottom Layer

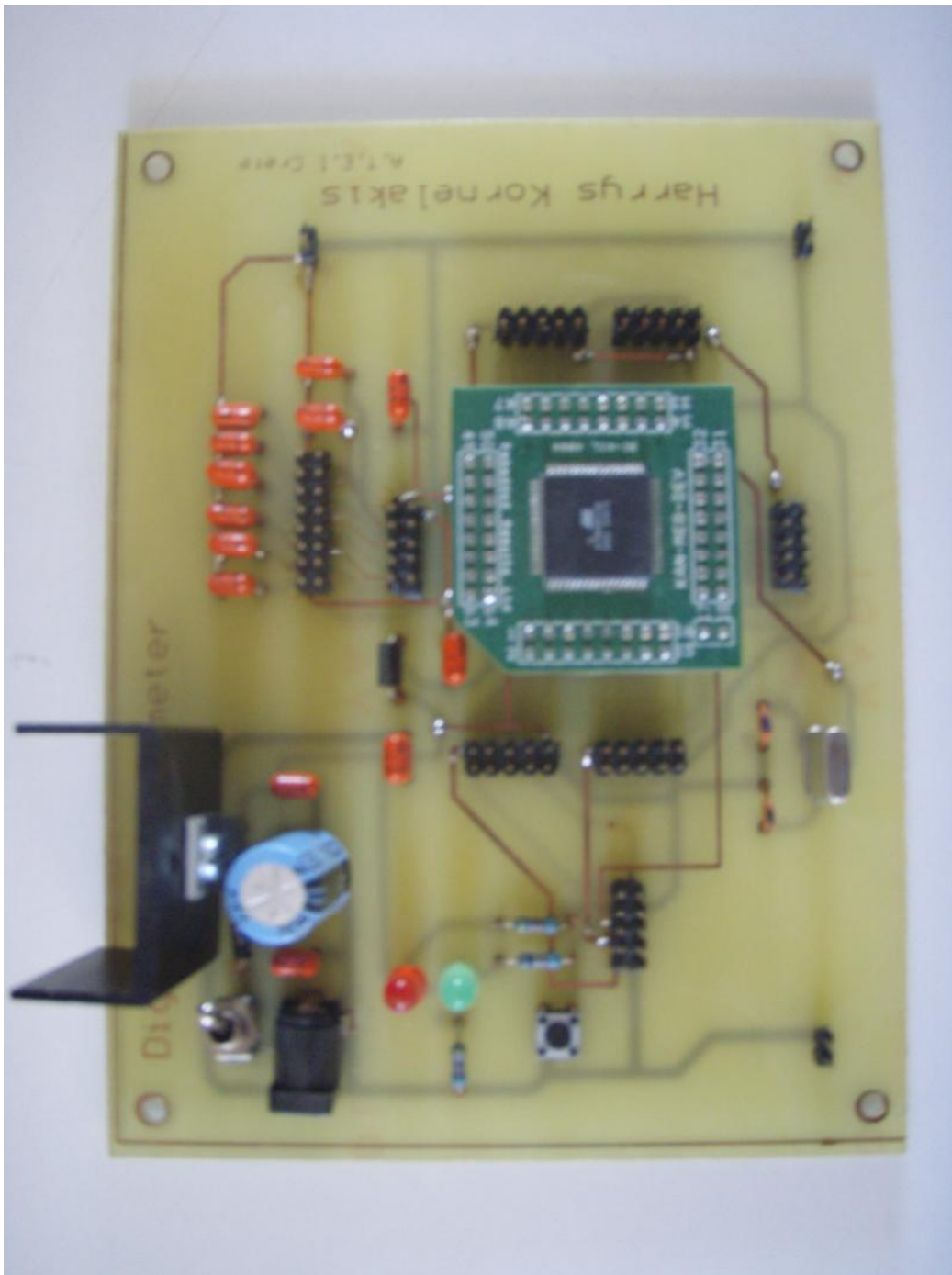


μ 4. Bottom Top Layer





μ 5. Block Diagram μ .



**μ 6.**

# *ΠΑΡΑΡΤΗΜΑ*

/\*\*\*\*\*

This program was produced by the

CodeWizardAVR V1.24.6 Standard

Automatic Program Generator

© Copyright 1998-2005 Pavel Haiduc, HP InfoTech s.r.l.

<http://www.hpinfotech.com>

e-mail:office@hpinfotech.com

Project :

Version :

Date : 7/3/2008

Author : John Minadakis

Company : T.E.I. of Crete

Comments:

Chip type : ATmega128

Program type : Application

Clock frequency : 4.000000 MHz

Memory model : Small

External SRAM size : 0

Data Stack size : 1024

\*\*\*\*\*/

```
#include <mega128.h>
```

```
#include <delay.h>
```

```
//#include <stdio.h>

// Alphanumeric LCD Module functions

#asm
    .equ __lcd_port=0x1B ;PORTA
#endasm

#include <lcd.h>

#define Fridge 1
#define Room 2
#define gain 0.217

#define RXB8 1
#define TXB8 0
#define UPE 2
#define OVR 3
#define FE 4
#define UDRE 5
#define RXC 7

#define FRAMING_ERROR (1<<FE)
#define PARITY_ERROR (1<<UPE)
#define DATA_OVERRUN (1<<OVR)
#define DATA_REGISTER_EMPTY (1<<UDRE)
#define RX_COMPLETE (1<<RXC)

// USART Receiver buffer
```

```
#define RX_BUFFER_SIZE 16

char rx_buffer[RX_BUFFER_SIZE];

#if RX_BUFFER_SIZE<256
unsigned char rx_wr_index,rx_rd_index,rx_counter;
#else
unsigned int rx_wr_index,rx_rd_index,rx_counter;
#endif

// This flag is set on USART Receiver buffer overflow
bit rx_buffer_overflow;

// USART Receiver interrupt service routine
interrupt [USART0_RXC] void usart0_rx_isr(void)
{
char status,data;
status=UCSR0A;
data=UDR0;
if ((status & (FRAMING_ERROR | PARITY_ERROR | DATA_OVERRUN))==0)
{
rx_buffer[rx_wr_index]=data;
if (++rx_wr_index == RX_BUFFER_SIZE) rx_wr_index=0;
if (++rx_counter == RX_BUFFER_SIZE)
{
rx_counter=0;
rx_buffer_overflow=1;
}
```

```
};  
};  
}  
  
#ifndef _DEBUG_TERMINAL_IO_  
// Get a character from the USART Receiver buffer  
#define _ALTERNATE_GETCHAR_  
#pragma used+  
char getchar(void)  
{  
char data;  
while (rx_counter==0);  
data=rx_buffer[rx_rd_index];  
if (++rx_rd_index == RX_BUFFER_SIZE) rx_rd_index=0;  
#asm("cli")  
--rx_counter;  
#asm("sei")  
return data;  
}  
#pragma used-  
#endif  
  
// Standard Input/Output functions  
#include <stdio.h>  
#include "flashdisk.c"  
  
unsigned int adc_data;
```

```

#define ADC_VREF_TYPE 0x00

// Νίϊδβία interrupt δϊδ ADC

interrupt [ADC_INT] void adc_isr(void)
{
// Read the AD conversion result
adc_data=ADCW; //Άδϊèþêãðóç ôèìð ADCW óå ìððáâêçôþ adc_data
}

// ΆίÛáíùóç áδϊðãéýðíáδϊð ADC
// êáé êáèÛñéóíá áδÛ èÛñðãï
unsigned int read_adc(unsigned char adc_input)
{
ADMUX=adc_input | ADC_VREF_TYPE;

#asm
    in  r30,mcucr
    cbr r30,__sm_mask
    sbr r30,__se_bit | __sm_adc_noise_red
    out mcucr,r30
    sleep
    cbr r30,__se_bit
    out mcucr,r30
#endasm
return adc_data;

```



```

}

// Global variables

unsigned char a,b,c,x,y;
unsigned char day,month,year,hours,minutes;
char key,oldkey=15000,ButtonPressed,tmp,tmp2,Mod=1;
float ch0,ch1,ch2,ch3;
char ADChannel=0;
bit write_data=0;

// Global variables

void KeyDecoder(void);
void values(void);
void menu(void);
void clear(void);
void Range(void);
void Info(void);
void Time(void);
void Date(void);
//void Mode(void);
void Reset(void);
void lcdputnum (long int,char,char,char);
void putnum (long int,char,char,char);
void print_adc(void);

```

```

int length(int);
int ischneg(int);

unsigned int in1 ,out1;

// Νίϱοδβία Overflow Interrupt Timer 1
// δῖο άίάñāῖδῖέάβδάέ έάέΎ ääöðāñüëääðῖ

interrupt [TIM1_OVF] void timer1_ovf_isr(void)
{
static unsigned char secs=0;
static unsigned int count=0;
TCNT1H=0x0B;
TCNT1L=0xDC;

secs++;          //έÛèä ääöðāñüëääðῖ άῖÛίάδάέ ς ἰάδάäëçðḃ secs
έάöÛ Ύία.

if (count==13)  // count άβίαέ ς ἰάδάäëçðḃ δῖο ἰάò έάέῖñβæää έῖ
άñέèü öüἰ ἰάðñḃάüἰ

                // δῖο έά ðÛñää έῖ óýðçἰÛ ἰάð.Ç ἰΎāέóç ðέἰḃ δῖο ἰδῖñάβ ἰά
ðÛñää

                // ς ἰάδάäëçðḃ count άβίαέ count=65536.

{

write_data=0;   // ἰüέéò öῖ count āβίαέ βóῖ ἰά öçἰ öέἰḃ δῖο öῖö Ύ=:ῖöἰά

```

```

    count=0;           // εάειñβόάέ ιçäáíβæåðáé õï write_data, õï count
    êëåβίáé

    VNC1L_CloseFile(); // õï áñ÷åβí .txt éáé íáíáéáéÿíå ôçí óõíÿñôçóç
    menu.

    menu();

}

if(secs == 5) {      // ÊÛèå 5 äåððåñüëåððá äβíáðáé õï write_data=1
    áõíÿíåðáé

    // õï count éåðÛ Ýíá éáé ìüëèð õï secs äβíáé βóííå 5

    secs=0;          // õï secs ιçäáíβ æåé åéá íå íåéíβóáé áðÛ ôçí áñ÷å.

    write_data=1;

    count++;

}

}

// Óõíÿñôçóç setup. ÓåðÛñéóíá õïò íéññíåäååð íå õïò éåèñéóíü éáé ôçí
// äβèóç õñí äåñéðåñéáéêé õïò.

// ÓåðÛñéóíá Timer 1 , ADC éáé USART0 éåè ðð éáé äβèóç õñí õññðñí óáí
// åéóüäñðð éáé åñüäñðð.

void setup(void){

// Äβèóç Åéóüäñí/Åñüäñí

// Port A initialization

```

```
// Func7=In Func6=In Func5=In Func4=In Func3=In Func2=In Func1=In
Func0=In

// State7=T State6=T State5=T State4=T State3=T State2=T State1=T State0=T

PORTA=0x00;

DDRA=0x00;

// Port B initialization

// Func7=In Func6=In Func5=In Func4=In Func3=In Func2=In Func1=In
Func0=In

// State7=T State6=T State5=T State4=T State3=T State2=T State1=T State0=T

PORTB=0x00;

DDRB=0xff;

// Port C initialization

// Func7=In Func6=In Func5=In Func4=In Func3=In Func2=In Func1=In
Func0=In

// State7=T State6=T State5=T State4=T State3=T State2=T State1=T State0=T

PORTC=0x00;

DDRC=0x00;

// Port D initialization

// Func7=In Func6=In Func5=In Func4=In Func3=In Func2=In Func1=In
Func0=In

// State7=T State6=T State5=T State4=T State3=T State2=T State1=T State0=T

PORTD=0x00;

DDRD=0x00;

// Port E initialization
```

```
// Func7=In Func6=In Func5=In Func4=In Func3=In Func2=In Func1=In
Func0=In

// State7=T State6=T State5=T State4=T State3=T State2=T State1=T State0=T

PORTE=0x00;

DDRE=0x00;

// Port F initialization

// Func7=In Func6=In Func5=In Func4=In Func3=In Func2=In Func1=In
Func0=In

// State7=T State6=T State5=T State4=T State3=T State2=T State1=T State0=T

PORTF=0x00;

DDRF=0x00;

// Port G initialization

// Func4=In Func3=In Func2=In Func1=In Func0=In

// State4=T State3=T State2=T State1=T State0=T

PORTG=0x00;

DDRG=0x00;

// Timer/Counter 1 initialization

// Clock source: System Clock

// Clock value: 62.500 kHz

// Mode: Normal top=FFFFh

// OC1A output: Discon.

// OC1B output: Discon.

// OC1C output: Discon.

// Noise Canceler: Off
```

```
// Input Capture on Falling Edge

// Timer 1 Overflow Interrupt: On
// Input Capture Interrupt: Off
// Compare A Match Interrupt: Off
// Compare B Match Interrupt: Off
// Compare C Match Interrupt: Off

TCCR1A=0x00;
TCCR1B=0x03;
TCNT1H=0x0B;
TCNT1L=0xDC;
ICR1H=0x00;
ICR1L=0x00;
OCR1AH=0x00;
OCR1AL=0x00;
OCR1BH=0x00;
OCR1BL=0x00;
OCR1CH=0x00;
OCR1CL=0x00;

// Άρθρòς Timer/Counter Interrupt
TIMSK=0x04;
ETIMSK=0x00;

// Άρθρòς USART0
// ΔάñÙìάðñìé Άðéëíéúίβάò : 8 Data, 1 Stop, No Parity
```

```
// USART0 Receiver: On
// USART0 Transmitter: On
// USART0 Mode: Asynchronous
// USART0 Baud rate: 9600
UCSRA=0x00;
UCSRB=0x98;
UCSRC=0x06;
UBRR0H=0x00;
UBRR0L=0x19;

// Απενεργοποίηση Analog Comparator
// Analog Comparator: Off
// Analog Comparator Input Capture by Timer/Counter 1: Off
ACSR=0x80;
SFIOR=0x00;

ADMUX=ADC_VREF_TYPE;
ADCSRA=0x8F;

// LCD module initialization
lcd_init(20);

// Global enable interrupts
#asm("sei")
```

```
}

// Ορίűηűός άέα όςί άίάűίűίűός όű ADC

void extraSetup(void){
// ADC initialization
// ADC Clock frequency: 125.000 kHz
// ADC Voltage Reference: Int., cap. on AREF
// ADC High Speed Mode: Off
ADCSRA |=0xC8; // Άίάűίűίűός όű Interrupt όű ADC.
SREG |=0x80; // Άίέεű άίάűίűίűός Interrupt
SFIOR&=0xEF;

}

// Ορίűηűός main.Κάέάβδάέ űέέò άίίűίάέ όű όγόςίά έάέάβ όςί setup,
extrasetup
// έάέ άίόάίβæάέ όű űίόίά "Digital Thermometer" όόςί LCD άέα 3 seconds.
// űáűű έűίάέ clear όόςί űέűίς έάέ έάέάβ όςί όűűűός όű menu.

void main(void){

setup();
extraSetup();
lcd_putsf(" Digital Thermometer \n\n Loading...");
delay_ms(3000);
```



```
putsf("Loading");
```

```
clear();
```

```
while (1)
```

```
{
```

```
    menu();
```

```
};
```

```
}
```

```
// Ορίζουμε τον clear να καθαρίζει το LCD.
```

```
// Να καθαρίζει το LCD από το αρχικό μήνυμα που εμφανίζεται στην οθόνη.
```

```
// Η οθόνη LCD (20 χαρακτήρες x 4 γραμμές) γίνεται καθαρή.
```

```
void clear(void){
```

```
int x,y;
```

```
for(y=0;y<4;y++){
```

```
    for(x=0;x<20;x++){
```

```
        lcd_gotoxy(x,y);
```

```

    lcd_putsf("");
  }
}
}

```

//Ορίσμος KeyDecoder.Αίτιος εάε έυάέιθς όι ό έςέñíëĩãβíö 4x4.

```
void KeyDecoder (void){
```

```

    DDRC=0xff;
    PORTC=0x0f;
    DDRC=0x00;
    a=PINC;
    DDRC=0xff;
    PORTC=0xf0;
    DDRC=0x00;
    b=PINC;
    c=a&b;

```

// Αίτιος όι button όι ό έςέñíëĩãβíö lá áÚός όςί láóáêçôÞ c.

```

if(c==17){
    key=1;
}else if(c==18){
    key=2;

```

```
}else if(c==20){  
    key=3;  
}else if(c==24){  
    key=10;  
}else if(c==33){  
    key=4;  
}else if(c==34){  
    key=5;  
}else if(c==36){  
    key=6;  
}else if(c==40){  
    key=11;  
}else if(c==65){  
    key=7;  
}else if(c==66){  
    key=8;  
}else if(c==68){  
    key=9;  
}else if(c==72){  
    key=12;  
}else if(c==130){  
    key=0;  
}else if(c==129){  
    key=15;  
}else if(c==132){  
    key=14;
```

```

}else if(c==136){
    key=13;
}else key=20;

// Το ButtonPressed αβιάέ ιέα ιάόάέçð ðïò ιάò έάέñβæάέ
// ðüðά Ý÷άέ δάôçèðβ Ýία ðëþêðñï.Ïüëéò δάðþóïïðά Ýία ðëþêðñï
// ðï key δάβñíáέ ôçí áíôβóðïé÷ç ôéïþ έάέ ðï ButtonPressed ιçäáíβæððάέ.

ButtonPressed=0;
if(key!=oldkey || key==20){
    ButtonPressed=1;
    oldkey=key;
}
}

// ÓïíÏñðççç έáíðñέéïý menu ôçò óðóéððò.Ïüëéò ðñíðá óðçí óïíÏñðççç
// áððþ έάéðβðάέ ç clear áέά ίά áβίáέ έάέáñéóïüò ðï ð LCD.ÁíÏëïðά ðð ðï
// ðëþêðñï ðïò έá δάðþóïïðά ððÏ ððáβñïðά óðï áíôβóðïé÷ç ððñáñý.

void menu(void){

    clear();

    while(2){
        lcd_gotoxy(0,0);

```

```
lcd_putsf("1.Values 5.Date \n2.Range 6.Reset\n3.Info
7.Start\n4.Time");
```

```
KeyDecoder();
```

```
if(key==1&ButtonPressed==1){ //Ἐὰν πίδησὲ ὁἱ "1" ἰδὰ βίῃ ὀἰὰ ὀδὲ
"values".
```

```
ButtonPressed=0;
```

```
values();
```

```
}
```

```
else if (key==2&ButtonPressed==1){ //Ἐὰν πίδησὲ ὁἱ "2" ἰδὰ βίῃ ὀἰὰ ὀδὲ
"range".
```

```
ButtonPressed=0;
```

```
Range();
```

```
}
```

```
else if(key==3&ButtonPressed==1){ //Ἐὰν πίδησὲ ὁἱ "3" ἰδὰ βίῃ ὀἰὰ ὀδὲ
"Info".
```

```
ButtonPressed=0;
```

```
Info();
```

```
}
```

```
else if(key==4&ButtonPressed==1){ //Ἐὰν πίδησὲ ὁἱ "4" ἰδὰ βίῃ ὀἰὰ ὀδὲ
"Time".
```

```
ButtonPressed=0;
```

```
Time();
```

```
    }

    else if(key==5&ButtonPressed==1){ //Διάβιβάσε το "5" ιθαβίτιοι όοί
    "Date".
        ButtonPressed=0;
        Date();
    }

    else if(key==6&ButtonPressed==1){ //Διάβιβάσε το "7" ιθαβίτιοι όοί
    "Reset".
        ButtonPressed=0;
        Reset();
    }

    if(key==7 & ButtonPressed==1){ //Διάβιβάσε το "8" ιθαβίτιοι όοί
    "print_adc".
        ButtonPressed=0;

        print_adc();
        break;
    }else ;

};
}
```

```

// Ορίστε τις values. Έξασβδάε δñðç ç clear êáé ìàü òððíáé óðçí LCD
óðéò

// èÝóáéò ðï ðï Ý÷ïì äðóáé ðï Date ðï Time êáé ðï Mode. Åððóçò êáëïýì
// êáé ðçí KeyDecoder äéá íá ìðñ åβ íá äβíáðáé áíÛáíùóç ðï ðèçêðñïëïäβï.

void values(void){
    clear();
    lcd_gotoxy(0,0);
    lcd_putsf("1.Date:");
    lcdputnum (day,2,'0',0);lcd_putchar('-');lcdputnum
    (month,2,'0',0);lcd_putchar('-');lcdputnum(year,2,'0',0);
    lcd_gotoxy(0,1);
    lcd_putsf("2.Time:");
    lcdputnum (hours,2,'0',0);lcd_putchar(':');lcdputnum (minutes,2,'0',0);
    lcd_gotoxy(0,3);
    lcd_putsf("A.Exit");

    while(2){
        KeyDecoder();

        if(key==10 && ButtonPressed==1){ // ÅÛí ðï key=10 äçë. ðáððóí ðì ðï "Á"
        äãáβïðìá óïï

            ButtonPressed=0; // óïï êáíðñéëü menu ðçò óðóêäðò ìáò.

            break;
        }
    };
    clear();
}

```

```
// Ορίζουμε Range. Έπειτα ός clear έάέ ός KeyDecoder άίρ όδρίϊά ός  
ός ίέίς άδέρò òί
```

```
// Maximum:+150,Minimum:-50 άίρ òί üëèò òί key=10 άβίάάέ break έάέ  
άάβίάέ άδü ός όίÛñδός.
```

```
void Range(void){
    clear();
    lcd_gotoxy(0,0);
    lcd_putsf("Maximum:+150\nMinimum:-50\n\nA.Exit");
    while(2){
        KeyDecoder();
        if(key==10 & ButtonPressed==1){
            ButtonPressed=0;
            break;
        }
    };
    clear();
}

```

```
// Ορίζουμε Info. Έπειτα ός clear έάέ ός KeyDecoder άίρ όδρίϊά ός  
ίέίς άδέρò ός ïÛää
```

```
// ίΎδός ός èññéñάόβάò έάέ üòáί òί key=10 άβίάάέ break έάέ  
άάβίάέ άδü ός όίÛñδός.
```

```
void Info(void){
    clear();

```



```

lcd_gotoxy(0,0);

lcd_putsf("Tempr. -> Celsius\nFridge -> Per 5sec.\nRoom -> Per
10sec.\nA.Exit");

while(2){

    KeyDecoder();

    if(key==10 & ButtonPressed==1){

        ButtonPressed=0;

        break;

    }

};

clear();

}

// Ορίστε τον χρόνο. Αν ορίσει έσέ ώρα ο μίλιος όςί πñά Υίαñίςò ðïð óðóðπιάðüò
ιάò.

// Ç πñά άβóάãάðάέ óðï óýóðςιά ίά ðςί ïñöð 23:00.Óά äðï ðñðά øçöβá
άίðéóðïé÷íýí

// óðéò πñάò áíð óá äðï ðáèáððάβά óóá èáððÛ.ÏðÛñ÷áé ðáñéíñéóìüò
Ýðéé þóðá ίά ίςί

// ίðïñíγιά ίά áéóÛáïðìä èÛèìò áñéèìü äçè. ï áñéèìüò ðùí ùñπí ίά ίςί άβίάé
ιάãáéýðáñí

// áðï ðï 23 (hours=<23).Ïñüò óáðÛñáðáé éáé ï áñéèìüò ðùí èáððπí
(minutes=<59).

void Time(void){

    int count=0;

    ButtonPressed=0;

    clear();

    lcd_gotoxy(0,0);

```

```

lcd_putsf("Set Time: __:__ \n\n\nA.Save and Exit");

minutes=0;

hours=0;

count=0; // count άβιάέ ς ιάόάôëçôþ ðïð áðïÛíáé êáóá
Ýιά
while(count<2){ // êÛèå ðïñÛ ðïð ðáóÛìá êÛðïéí ðëþêôñí.
    KeyDecoder();
    if((ButtonPressed==1) & (key>=0 & key<10) ){
        ButtonPressed=0;
        tmp=(int)(key);
        hours=(hours*10)+tmp;
        lcd_gotoxy(10+count,0);
        lcd_putchar(key+48);
        count++;
    }
    if(hours>23){ //Áí ðï hours>23 ôüôå ðï count=0 êáé ðÛáé êáé
ãñÛöåé
        count=0; // óïï LCD óôçí èÝóç (10+count,0) äïí êÛèåðåò
ðáyëåð
        hours=0; // Ýóóé þóðå íá óáðÛñåéð óùóôÛ ôçí þñá
        delay_ms(500);
        lcd_gotoxy(10+count,0);
        lcd_putsf("__");

    }
}

count=3;

while(count<5){

```

```

KeyDecoder();
if((ButtonPressed==1) & (key>=0 & key<10)){
    ButtonPressed=0;
    tmp=(int)(key);
    minutes=(minutes*10)+tmp;
    lcd_gotoxy(10+count,0);
    lcd_putchar(key+48);
    count++;
}
if(minutes>59){ //Άí ôá minutes>59 ôüôâ ôï count äβíôôáé 3 êáé
    count=3; // óôï LCD óôçí èÝóç (10+count,0) äöï èÛèâôâò
    minutes=0; // íá óâôÛñâéò óùóôÛ ôçí þñá.
    delay_ms(500);
    lcd_gotoxy(10+count,0);
    lcd_putsf("__");
}
}

while(1){ //Êáëïÿíâ ôçí KeyDecoder Ýôóé þóôâ íá
    KeyDecoder(); // äöíáôþ ç ÷ñþóç ôïð ðëçèèñïëïïäβïð.
    if(key==10 & ButtonPressed==1){
        ButtonPressed=0;
        break;
    }
}

```



```
    ButtonPressed=0;
    tmp2=(int)(key);
    day=(day*10)+tmp2;
    lcd_gotoxy(10+count,0);
    lcd_putchar(key+48);
    count++;
}
if((day>31 || day==0) && count==2){
    count=0;
    day=0;
    delay_ms(500);
    lcd_gotoxy(10+count,0);
    lcd_putsf("__");

}
}
count=3;
while(count<5){
    KeyDecoder();
    if((ButtonPressed==1) & (key>=0 & key<10)){
        ButtonPressed=0;
        tmp2=(int)(key);
        month=(month*10)+tmp2;
        lcd_gotoxy(10+count,0);
        lcd_putchar(key+48);
        count++;
    }
}
```

```
}  
if((month>12 | | month==0) && count==5){  
    count=3;  
    month=0;  
    delay_ms(500);  
    lcd_gotoxy(10+count,0);  
    lcd_putsf("__");  
}  
}  
  
count=6;  
while(count<8){  
    KeyDecoder();  
    if((ButtonPressed==1) & (key>=0 & key<10)){  
        ButtonPressed=0;  
        tmp2=(int)(key);  
        year=(year*10)+tmp2;  
        lcd_gotoxy(10+count,0);  
        lcd_putchar(key+48);  
        count++;  
    }  
    if(year>99){  
        count=6;  
        year=0;  
        delay_ms(500);  
        lcd_gotoxy(10+count,0);
```

```
        lcd_putsf("_");

    }

}

while(1){
    KeyDecoder();
    if(key==10 & ButtonPressed==1){
        ButtonPressed=0;
        break;
    }
}
clear();
}

void Reset(void){
    clear();
    lcd_gotoxy(0,0);
    lcd_putsf("  Press 'B'\n Default Values\n  & Exit");

    while(2){
        KeyDecoder();
```

```

if(key==11 & ButtonPressed==1){
    ButtonPressed=0;
    hours=0;
    minutes=0;
    day=0;
    month=0;
    year=0;
    break;
}
};
clear();
}

// Ορίστε τον αριθμό που θα εμφανιστεί στην οθόνη του LCD
// ορίστε τον αριθμό που θα εμφανιστεί στην οθόνη του LCD.

```

```

void putnum (long int n,char c,char fill,char dp){
    char *num1="_____";
    char *p;
    long m,s;
    int i,flag;

    p=num1;
    i=10;          //places
    s=1000000000; //devisor
    flag=1;       //number found flag

```



```

while(i--)
{
    m=n/s;          //get next msd
    *p=(char)(m+48); //convert to ascii
    if(flag && *p=='0' && i>0) //zap if leading zero
        *p=' ';
    else
        flag=0;    //next char
    p++;          //shift left
    n=n-m*s;      // reduce divisor
    s/=10;
}

p=num1+10-c;

for (i=10-c;i<10;i++) {
    if ((dp!=0) && (i==(10-dp))) putchar('.');
    putchar(*p);
    delay_ms(10);
    p++;
}
}

// Ορίστε τον πίνακα lcdputnum. Η συνάρτηση lcdputnum() είναι η ίδια

```

```
// ôððíáé ôïðò integers óðãêâêñéíÿíá áðÿ ôçí print_adc (äçë.ðéð
ìâðñðóáéð ôïð ADC)
```

```
// óðçí ïèÿíç ôïð LCD.
```

```
void lcdputnum (long int n,char c,char fill,char dp){
```

```
    char *num1="_____";
```

```
    char *p;
```

```
    long m,s;
```

```
    int i,flag;
```

```
    p=num1;
```

```
    i=10;          //places
```

```
    s=1000000000; //divisor
```

```
    flag=1;       //number found flag
```

```
    while(i--)
```

```
    {
```

```
        m=n/s;          //get next msd
```

```
        *p=(char)(m+48); //convert to ascii
```

```
        if(flag && *p=='0' && i>0) //zap if leading zero
```

```
            *p=fill;
```

```
        else
```

```
            flag=0;     //next char
```

```
            p++;        //shift left
```

```
            n=n-m*s;    // reduce divisor
```

```
            s/=10;
```

```
        }
```



```

putchar(10);putchar(13);

temp=read_adc(0)-51; //Έάόά÷ùñĩγìά όôçí ìáôáâëçôÞ temp ôçí ôéìÞ
ðïö Ý÷áé ç ìáôáâëçôÞ

temp*=10000; // read_adc áôáéñÞíôáð 51 âÞìáôá ðïö áíôéóôïé÷ìγí
óå 0.25V ðïö

temp/=461; // åßíáé ç Ýñäïð ðùí áéóéçôçñßùí óôïðò -50C ðïö
åßíáé ç åËÛ÷éóôç

temp-=5000; // ìÝðñçóç ðïö ìðññĩγìá íá èÛñïìá.Ï èÛèåå ááèèö
Èåöóßï áíôéóôïé÷åßß

clear(); // óå 4,61 âÞìáôá(922/200).

lcd_gotoxy(1,0);

lcd_putsf("T1:");

if ( ischneg(temp)){ //Óå ðåñßðòòòç ðïö ç èåññèéñáóáå åßíáé
ìéèñöðåñç ðïö ìçäáíöð

lcd_putsf("-"); // èáéĩγìá ôçí ischneg èáé ôððñíðìå Ýíá "-" ìðññïðöÛ
áðö ôçí

temp=(50000-temp); } // ôéìÞ ðïö Ý÷áé ç temp èÛíúíôáð óáððö÷-ññíá
èåöéèÞ ôçí temp.

if(temp<=15 && temp>=-15){

lcd_gotoxy(4,0);

lcd_putsf("0");

}

lcdputnum (temp,4,'0',2);

lcd_gotoxy(4,0);

```

```
temp1=(unsigned int) temp;
```

```
// ïïβùò ìá õï ðñþõï êáíÛëé ç βäéá äéáäééáóóβά ãβίáðáé êáé ãéá ðá
```

```
// ððÛëïéðá ðñβá êáíÛëéá ðïö ADC.
```

```
temp=read_adc(1)-51;
```

```
temp*=10000;
```

```
temp/=461;
```

```
temp-=5000;
```

```
lcd_gotoxy(11,0);
```

```
lcd_putsf("T2:");
```

```
if ( ischneg(temp)){
```

```
    lcd_putsf("-");
```

```
    temp=(50000-temp); }
```

```
lcdputnum (temp,4,'0',2);
```

```
lcd_gotoxy(14,0);
```

```
temp2=(unsigned int) temp;
```

```
temp=read_adc(2)-51;
```

```
temp*=10000;
```

```
temp/=461;
temp-=5000;

lcd_gotoxy(1,2);
lcd_putsf("T3:");

if ( ischneg(temp)){
    lcd_putsf("-");
    temp=(50000-temp); }

lcdputnum (temp,4,'0',2);
lcd_gotoxy(4,2);

temp3=(unsigned int) temp;

temp=read_adc(3)-51;
temp*=10000;
temp/=461;
temp-=5000;

lcd_gotoxy(11,2);
lcd_putsf("T4:");
```

```

if ( ischneg(temp)){
    lcd_putsf("-");
    temp=(50000-temp); }

lcdputnum (temp,4,'0',2);
lcd_gotoxy(14,2);

lcd_gotoxy(0,3);
lcd_putsf(" Press 'A' to Exit");

temp4=(unsigned int) temp;

// ,ëã±ìò ýðáñîçò óðóêãðð USB Flash óíãããìÝíçò óðì VDRIVE.
// Η VNC1L_State áβιάέ ç ìãðáêçðð ðìò íãð êáèñβæáé ðìβá áβιάέ ç
êáðÛóðáóç ðìò VDRIVE.

if (VNC1L_Sync() == Synchronised)    {
    switch (VNC1L_State)
    {
    case VNC1L_Idle:
        Sync = VNC1L_Sync();
    if (VNC1L_FindDisk() == GotDisk) // ,ëã±ìò ýðáñîçò USB
        {
            VNC1L_State = VNC1L_DiskAvailable; // ÅÛí ððÛñ÷áé USB íá áβιάέ
            äéáèÝóéíç ç óðóêãðð

```

```

    }
    break;

    case VNC1L_DiskAvailable:
        VNC1L_OpenFile();          //Άϊί VNC1L_State = VNC1L_DiskAvailable
        êáëåßôáé ç VNC1L_OpenFile()

        // ãéá íá äçìéíõñãçèåß ôï áñ÷åßï text óõï USB ìå ôï üïïá ðïð
        Ý=ïïïå åðéëýíå.

        putchar('W');              // Send 'W'
        putchar('R');              // Send 'R'
        putchar('F');              // Send 'F'
        putchar(' ');              // Send ' '

        putchar(0x00);             // Send 0x00 - Number
of bytes to write MSB

        putchar(0x00);             // Send 0x00
        putchar(0x00);             // Send 0x00
        putchar(0x0F);             // Send 0x0E - Number
of bytes to write LSB

        putchar(0x0D);             // Send carriage return

        putnum(day,2,'0',0);putchar('-');putnum(month,2,'0',0);putchar('-
');putnum(year,2,'0',0);

        putchar(0x0D);             // Send carriage return
        putchar(0x0A);             // Send line feed
        putnum(hours,2,'0',0);putchar(':');putnum(minutes,2,'0',0);

        putchar(0x0D);             // Send carriage return
        putchar(0x0A);             // Send line feed
        putchar(0x0D);             // Send carriage return

```



```

VNC1L_State = VNC1L_WriteFile; // Update state to indicate file has been
created and can be written

    break;

case VNC1L_WriteFile: //Άϊ VNC1L_State =VNC1L_WriteFile ôüôâ
    άñ÷βæάé ç äéáäééâóβá

        // äãñáöðò ìÝóá óðï ãñ÷áβï ðùì ääãïñÝíúì ðïð äðéèðïñýìä.

    putchar('W'); // Send 'W'

        putchar('R'); // Send 'R'

        putchar('F'); // Send 'F'

        putchar(' '); // Send ' '

        putchar(0x00); // Send 0x00 - Number
of bytes to write MSB

        putchar(0x00); // Send 0x00

        putchar(0x00); // Send 0x00

        putchar(0x19); // Send 0x0E - Number
of bytes to write LSB

        putchar(0x0D); // Send carriage return

        putnum(temp1,5,' ',2);putnum(temp2,5,' ',2);putnum(temp3,5,' ',2);

        putnum(temp4,5,' ',2);putchar(10);putchar(13);

        putchar(0x0D); // Send carriage return

        putchar(0x0A); // Send line feed

        putchar(0x0D); // Send carriage return

        while (rx_counter < 0x05) //Wait until at least 5 bytes in
the Rx FIFO

```

```

    {
        delay_ms(10);                //Wait for 5 byte
response("D:\>" + 0x0D)
    }

    while (rx_counter > 0x00)
    {
        FIFOByte=getchar();          //Read response bytes form
FIFO
    }

while (!write_data) {
    KeyDecoder();                    //ϊέάäþðïðá óðéäïþ áðéèðïÿ ìá ìðïñÿìá íá
óðáìíáðþïðïðá

    if(key==10 & ButtonPressed==1){ // ôçí áðïèÿêâðóç ðáðþíðáðò ðï
"A".Ôáððÿ÷ñïíá óðáìíáðÛáé ç

        ButtonPressed=0;            // äéáäéêéáóßá äãñáöþðò óðï text êáé êëáßíáé
ðï text.

        recording=0;
        write_data=1;

        VNC1L_State = VNC1L_EndFile; // Update state to indicate file has
been written and can now be closed

        VNC1L_CloseFile();
    }
}

write_data=0;

VNC1L_WriteToFile(temp1,temp2,temp3,temp4); // Send write file
command (WRF) - write "Hello World!"

//VNC1L_State = VNC1L_EndFile;      // Update state to
indicate file has been written and can now be closed

```

```
        break;

case VNC1L_EndFile:
    VNC1L_CloseFile();           // Send close file command (CLF)
    VNC1L_State = VNC1L_WaitForRemove; // Update state to indicate
witing for disk to be removed
        break;

case VNC1L_WaitForRemove:
    Sync = VNC1L_Sync();
    if (VNC1L_FindDisk() != GotDisk) // Check for disk
    {
        VNC1L_State = VNC1L_Idle; // Update state to indicate
disk has been removed and return to idle
    }
    break;

default:
    VNC1L_State = VNC1L_Idle; // Default to idle state
    }
}
}
```

```

int length(int x){
    int len;

    if(x>=10000)len=5;
    else if(x>=1000 && x<10000) len=4;
    else if(x>=100 && x<1000) len=3;
    else if(x>=10 && x<100) len=2;
    else if(x<10) len=1;
    return len;
}

// Οἰϋñδçóç ischneg.×ñçóείïðíéåβðάέ óðçí ðåñβðòùóç ðï ç ðείρ
// ðï ADC äβíåðάέ áñίçðéêρ.

int ischneg(int temp){
    char ischneg ;
    if(temp<50){
        ischneg=1;
    }
    else {
        ischneg=0;
    }

    return ischneg;
}

```

```
//*****  
***  
  
//  
  
// Define states for state machine  
  
//  
  
//*****  
***  
  
enum {                                // Enum states  
  
    VNC1L_Idle,                        // Idle state  
  
    VNC1L_DiskAvailable,  
  
    VNC1L_CreateFile,  
  
    VNC1L_WriteFile,  
  
    VNC1L_EndFile,  
  
    VNC1L_WaitForRemove  
  
};  
  
  
char VNC1L_State = VNC1L_Idle;        // Initialise state to idle  
  
  
char Synchronised = 0x01;  
  
char GotDisk = 0x01;  
  
  
//*****  
***  
  
//  
  
// Echo command using E - same for short command set or long command  
set  
  
//
```



```
//*****  
***  
  
//  
  
// Synchronise to the VNC1L using the e and E echo commands  
  
//  
  
//*****  
***  
  
char VNC1L_Sync()  
{  
  
    char LoopCount = 0x00;  
  
    char FIFOByte1 = 0x00;  
  
    char FIFOByte2 = 0x00;  
  
    char Got_Big_E = 0x00;  
  
    char Got_Small_e = 0x00;  
  
  
    //    serial_resetrxfifo();        // Reset FIFO before synchronising  
  
    rx_wr_index=rx_rd_index=rx_counter=0;  
  
  
    while ((Got_Big_E == 0x00) && (LoopCount < 0xFF))  
    {  
  
        VNC1L_Big_E();        // Send Big E echo  
  
        LoopCount++;        // Increment loop count  
  
        while (rx_counter < 0x02)  
        {  
  
            delay_ms(100);    // Wait for 2 byte response  
  
        }  
  
    }  
  
}
```

```
        if (rx_counter > 0x00)        // If data is available
        {
            while (rx_counter > 0x02) // Read all data available except last 2 bytes
            {
                FIFOByte1=getchar();    // If more than 2 bytes available,
read surplus ones

            }

            FIFOByte1=getchar(); // Check that remaining 2 bytes are 'E'
and 0x0D

            FIFOByte2=getchar();

            if ((FIFOByte1 == 'E') && (FIFOByte2 == 0x0D))
            {
                Got_Big_E = 0x01;
            }
            else
            {
                delay_ms(10);        // Wait a bit and retry synchronisation
            }
        }

        if (Got_Big_E == 0x01)
        {
            VNC1L_Small_e();
            while (rx_counter < 0x02)
            {
```



```
        delay_ms(10);        // Wait for 2 byte response
    }
    FIFOByte1=getchar();    // Check that remaining 2 bytes are
'e' and 0x0D
    FIFOByte2=getchar();
    if ((FIFOByte1 == 'e') && (FIFOByte2 == 0x0D))
    {
        Got_Small_e = 0x01; // If small e found, then synchronised
    }

}

return Got_Small_e;

}

//*****
***

//

// Look for disk - assumes long command set being used

//

//*****
***

char VNC1L_FindDisk()        // Return 0x01 if disk is found, else return
0x00
{
    char FIFOByte1 = 0x00;
    char FIFOByte2 = 0x00;
```

```
char FIFOByte3 = 0x00;

char FIFOByte4 = 0x00;

char FIFOByte5 = 0x00;

putchar(0x0D);           // Send carriage return

while (rx_counter < 0x05); // Wait until at least 5 bytes in the Rx FIFO

FIFOByte1=getchar();     // Read bytes out of Rx FIFO

FIFOByte2=getchar(); // Read bytes out of Rx FIFO

FIFOByte3=getchar(); // Read bytes out of Rx FIFO

FIFOByte4=getchar(); // Read bytes out of Rx FIFO

FIFOByte5=getchar(); // Read bytes out of Rx FIFO

// Check for prompt

if ((FIFOByte1 == 'D') && (FIFOByte2 == ':') && (FIFOByte3 == 0x5C) &&
(FIFOByte4 == '>') && (FIFOByte5 == 0x0D))

    {

        return 0x01; // If prompt found, then return disk available

    }

else

    {

while (rx_counter > 0x00)

    {

FIFOByte1=getchar();     // Read any additional bytes out of the FIFO

        }

        return 0x00; // Return no disk available

    }

}
```

```
}
```

```
//*****  
***  
  
//  
// Open file for write command (OPW) using long command set  
//  
//*****  
***  
  
void VNC1L_OpenFile()  
{  
    char FIFOByte = 0x00;  
  
    putsf("OPW Times.txt");putchar(10);putchar(13);  
  
/*  
    putchar('O');           // Send 'O'  
    putchar('P');           // Send 'P'  
    putchar('W');           // Send 'W'  
    putchar(' ');           // Send ' '  
    putchar('M');           // Send 'M'  
    putchar('e');           // Send 'e'  
    putchar('a');           // Send 'a'  
    putchar('s');           // Send 's'
```

```
    putchar('u');          // Send 'u'
    putchar('r');          // Send 'r'
    putchar('m');          // Send 'm'
    putchar('e');          // Send 'e'
    putchar('n');          // Send 'n'
    putchar('t');          // Send 't'
    putchar('s');          // Send 's'
    putchar('.');          // Send '.'
    putchar('t');          // Send 't'
    putchar('x');          // Send 'x'
    putchar('t');          // Send 't'
    putchar(0x0D);         // Send carriage return
*/
    while (rx_counter < 0x05) // Wait until at least 5 bytes in the Rx FIFO
    {
        delay_ms(10); // Wait for 5 byte response("D: \>" + 0x0D)
    }
    while (rx_counter > 0x00)
    {
        FIFOByte=getchar(); // Read response bytes form FIFO
    }
}
```

```
//*****  
***  
  
//  
  
// Write to file command (OPW) using long command set  
  
//  
  
//*****  
***  
  
void VNC1L_WriteToFile(unsigned int temp1, unsigned int temp2, unsigned int  
temp3, unsigned int temp4, )  
  
{  
  
    char FIFOByte = 0x00;  
  
  
//    putchar('W');    // Send 'W'  
//    putchar('R');    // Send 'R'  
//    putchar('F');    // Send 'F'  
//    putchar(' ');    // Send ' '  
  
//  
//  
//  
//    putchar(0x00);    // Send 0x00 - Number of bytes to write MSB  
//    putchar(0x00);    // Send 0x00  
//    putchar(0x00);    // Send 0x00  
//    putchar(0x0E);    // Send 0x0E - Number of bytes to write LSB  
//    putchar(0x0D);    // Send carriage return  
  
//  
  
// // printf (" %d %d %d %d",temp1,temp2,temp3,temp4);  
// // putchar(10);
```

```

// // putchar(13);
// // //-----
// // /*
// // putchar('H');      // Send 'H'
// // putchar('e');      // Send 'e'
// // putchar('l');      // Send 'l'
// // putchar('l');      // Send 'l'
// // putchar('o');      // Send 'o'
// // putchar(' ');      // Send ' '
// // putchar('W');      // Send 'W'
// // putchar('o');      // Send 'o'
// // putchar('r');      // Send 'r'
// // putchar('l');      // Send 'l'
// // putchar('d');      // Send 'd'
// // putchar('!');      // Send '!'
// // */
// // //-----
// //
// // putchar(0x0D);      // Send carriage return
// // putchar(0x0A);      // Send line feed
// // putchar(0x0D);      // Send carriage return
// //
// // while (rx_counter < 0x05) // Wait until at least 5 bytes in the Rx FIFO
// // {
// //     delay_ms(10);        // Wait for 5 byte response("D:\>" + 0x0D)
// // }

```

```
while (rx_counter > 0x00)
{
    FIFOByte=getchar();// Read response bytes form FIFO
}

}

//*****
***

//

// Close file command (CLF) using long command set

//

//*****
***

void VNC1L_CloseFile()
{
    char FIFOByte = 0x00;

    putsf("CLF Times.txt");putchar(13);

/*

    putchar('C');        // Send 'C'
    putchar('L');        // Send 'L'
```

```

    putchar('F');           // Send 'F'
    putchar(' ');          // Send ' '
    putchar('h');          // Send 'h'
    putchar('e');          // Send 'e'
    putchar('l');          // Send 'l'
    putchar('l');          // Send 'l'
    putchar('o');          // Send 'o'
    putchar('.');          // Send '.'
    putchar('t');          // Send 't'
    putchar('x');          // Send 'x'
    putchar('t');          // Send 't'
    putchar(0x0D);         // Send carriage return
*/
    while (rx_counter < 0x05) // Wait until at least 5 bytes in the Rx FIFO
    {
        delay_ms(10);         // Wait for 5 byte response("D:\>" +
0x0D)
    }

    while (rx_counter > 0x00)
    {
        FIFOByte=getchar(); // Read response bytes form FIFO
    }
}

```